

(12)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2002 年 4 月 11 日 (11.04.2002)

PCT

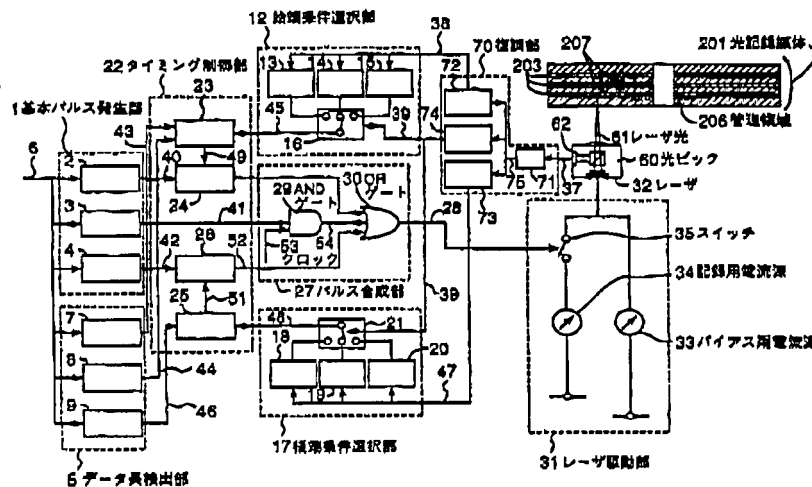
(10) 国際公開番号
WO 02/29791 A1

- (51) 国際特許分類: G11B 7/007, 7/0045, 7/24 (71) 出願人 (米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒571-8501 大阪府門真市大字門真1006番地 Osaka (JP).
- (21) 国際出願番号: PCT/JP01/08690
- (22) 国際出願日: 2001 年 10 月 3 日 (03.10.2001)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ: 特願2000-305818 2000 年 10 月 5 日 (05.10.2000) JP
- (72) 発明者; および
(75) 発明者/出願人 (米国についてのみ): 古川 高昭 (FURUKAWA, Shigeaki) [JP/JP]; 〒571-0026 大阪府門真市北島町18-6 はしだハイツ202号室 Osaka (JP). 西内 健一 (NISHIUCHI, Kenichi) [JP/JP]; 〒573-1135 大阪府枚方市招提平野町6番22号 Osaka (JP). 秋山 哲也 (AKIYAMA, Tetsuya) [JP/JP]; 〒573-0084 大阪府枚方市香里ヶ丘9-13-1-308 Osaka (JP). 鳴海 重治 (NARUMI, Kenji) [JP/JP]; 〒567-0882 大阪府茨木市元町3-36 エクセレントライフ元町404 Osaka (JP).

[続表有]

(54) Title: OPTICAL RECORD MEDIUM, METHOD FOR RECORDING ON OPTICAL RECORD MEDIUM, AND APPARATUS FOR RECORDING ON OPTICAL RECORD MEDIUM

(54) 発明の名称: 光記録媒体、光記録媒体の記録方法及び光記録媒体の記録装置



(57) Abstract: A record medium comprises a substrate (202), information layers (203) formed on the substrate to record information signals as the length of a mark formed by irradiation with light from the side of the substrate and as the length of a space between two marks, and a protection board (205) formed on the information layers. The information layers each comprises a management region (206) which carries information on start end record conditions for varying a record start position which forms the start end part of the mark with information layers to be recorded and information

1...BASIC PULSE GENERATING SECTION
5...DATA LENGTH DETECTING SECTION
22...TIMING CONTROL SECTION
12...START END CONDITION SELECTING SECTION
29...AND GATE
30...OR GATE
53...CLOCK
27...PULSE SYNTHESIZING SECTION
17...REAR END CONDITION SELECTING SECTION
70...MODULATING SECTION

61...LASER LIGHT
60...OPTICAL PICK
32...LASER
33...SWITCH
34...RECORDING CURRENT SOURCE
33...BIAS CURRENT SOURCE
31...LASER DRIVING SECTION
201...OPTICAL RECORD MEDIUM
206...MANAGEMENT REGION

[続表有]

WO 02/29791 A1

WO 02/29791 A1



(74) 代理人: 青山 稔, 外(AOYAMA, Tamotsu et al.); 〒540-0001 大阪府大阪市中央区城見1丁目3番7号 IMPビル 青山特許事務所 Osaka (JP).

(84) 指定国 (広域): ARIPO 特許 (GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZW), ユーラシア特許 (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ特許 (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE, TR), OAPI 特許 (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

(81) 指定国 (国内): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NO, NZ, PH, PL, PT, RO, RU, SD, SE, SG, SI, SK, SL, TJ, TM, TR, TT, TZ, UA, UG, US, UZ, VN, YU, ZA, ZW.

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

on rear end record conditions for varying a record end position which forms the rear end part of the mark with information layers to be recorded.

(57) 要約:

本発明に係る光記録媒体は、基板（202）と、前記基板の上に形成され、前記基板の側から光を照射して形成するマークの長さ及び2つのマークの間のスペースの長さとして情報信号を記録する複数の情報層（203）と、前記複数の情報層の上に形成された保護板（205）とを備え、前記複数の情報層は、前記マークの始端部分を形成する記録開始位置を、記録する情報層に応じて変化させる始端記録条件に関する情報と、前記マークの後端部分を形成する記録終了位置を、記録する情報層に応じて変化させる後端記録条件に関する情報とを記録している管理領域（206）を備える。

WO 02/29791

PCT/JP01/08690

1

明 細 書

光記録媒体、光記録媒体の記録方法及び光記録媒体の記録装置

技術分野

- 5 本発明は、基板上に形成された複数の記録薄膜にレーザービーム等の高エネルギービームを照射することにより高密度の信号を記録又は再生できる光記録媒体、及び記録再生装置に関する。

背景技術

- 10 近年、情報の記録再生消去が可能な光記録媒体の商品化や、さらに高画質の動画を記録することが可能な高密度の書き換え型の光記録媒体の研究や開発が活発に行われている。書き換え型の光記録媒体としては、ディスク形状をした基板上に、例えばGe-Sb-TeやIn-Se等のTe、Seをベースとするカルコゲナイド薄膜、あるいはIn-Sb等の半金属薄膜を情報層として備えた相変化光記録媒体が知られている。また、Fe-Tb-Co等の金属薄膜を情報層として備えた
15 光磁気記録媒体が知られている。また、色素材料を用いた追記型の光記録媒体もある。

- 20 相変化光記録媒体では、例えば、上記相変化材料からなる情報層にサブミクロンオーダーサイズの光スポットに集光したレーザー光を瞬時照射し、照射部を局部的に所定の温度に加熱する。照射部分は、到達温度が結晶化温度以上になれば結晶の状態に転換し、融点を越え溶融した後急冷すればアモルファス状態に転換する。アモルファス状態、結晶状態のいずれかを記録状態、消去状態（未記録状態）と定義し、情報信号に対応させたパターンで形成することで、可逆的な情報の記録または消去が行われることになる。結晶状態とアモルファス状態とでは光学的な特性が異なり、これによる差を利用して、反射率変化、あるいは透過率変化として光学的に検出することで信号を再生することができる。
25

光磁気記録媒体では、例えば、光磁気記録薄膜に集光したレーザー光を照射し、局部的に所定の温度に加熱する。加熱と同時に磁界を加え、光磁気記録薄膜の磁化方向を情報に応じて反転させることによって、情報の記録または消去が行われる。

光記録媒体へ高密度なデータを記録する方式として、マーク長記録がある。マ

WO 02/29791

PCT/JP01/08690

2

ーク長記録は、様々なマークの長さを、様々な間隔（スペース）で記録し、マーク長およびスペース長の両方に記録情報を割り当てている。さらに、光記録媒体の容量を飛躍的に向上させるために、複数の情報層を備え、一方の面からレーザー光を照射して、各々の情報層で情報の記録、あるいは書き換えをする光記録媒体も提案されている。

マーク長記録方式で相変化記録媒体に記録した場合に、アモルファスの領域をマークとし、結晶の領域をスペースと定義する。この記録媒体に、より高密度な記録をするには、記録するマーク及びスペースの長さを短くする必要がある。しかし、スペースの長さが短くなると、記録したマークの終端の熱が次に記録するマークの始端の温度上昇に影響する、あるいは、次に記録したマークの始端の熱が直前のマークの冷却過程に与える等の、いわゆる熱干渉が発生する。この熱干渉により、記録したマークの前端、あるいは後端のエッジの位置が適正な位置から移動し、再生時のビット誤り率が悪化するという原因になっていた。

この原因の解決のために、例えば、マーク間のスペースの長さを検出し、このスペースが所定の長さより短いときには、記録後の間隔が所定の長さになるように、記録パルスの始端位置と後端位置を変化させて記録することにより、マークのエッジ位置が、熱干渉で変動することを補正する方法が提案されていた（日本特許第2, 679, 596号（対応する米国特許は、米国特許第5, 490, 126号））。

しかしながら、複数の情報層を設けた場合には、各々の情報層に適切な光量のレーザー光を照射する必要がある。例えば、図11に示したように、第1の情報層904と第2の情報層908の2つの情報層を有した光記録媒体では、レーザー光901が照射される方から見て遠い側の第2の情報層にレーザー光901が照射でき、かつ入射側に戻して情報が再生できるような設計にする必要がある。このため、レーザー光901の入射側に近い方に位置する保護層903、第1の情報層904、及び保護層905を透過するレーザー光901の透過率は、50%程度と高くなるように設計されるのが一般的である。この高い透過率を得るためには、第1の情報層904に近接する薄膜層である保護層903、保護層905は非金属の透明層としている。レーザー光901の入射側から見て遠い方に位置する第2の

WO 02/29791

PCT/JP01/08690

3

情報層 908 は、より多くの反射光量が得られるように、第 2 の情報層 908 に近接して金属材料からなる反射層 910 を設けるのが一般的な設計である。

上記のような構造では、情報層の近傍に金属薄膜がある場合と無い場合で、情報層の加熱、冷却条件に差ができる。つまり、各層に同じパルス条件のレーザ光を照射しても、層間で異なった記録マークが形成されることとなり、記録マークのエッジが変動し（エッジシフト）、層間で情報を再生した場合、いずれかの情報層で再生信号のジッタ増加を招き、その結果、エラーレートが増加する原因となっていた。

発明の開示

そこで、本発明の目的は、複数の情報層を有する光記録媒体において、いずれの情報層においてもエッジシフトの小さい記録マークを形成することができる光記録媒体及び光記録再生装置を提供することにある。

本発明に係る光記録媒体は、基板と、

前記基板の上に形成され、前記基板の側から光を照射して形成するマークの長さ及び 2 つのマークの間のスペースの長さとして情報信号を記録する複数の情報層と、

前記複数の情報層の上に形成された保護板とを備え、

前記複数の情報層は、前記マークの始端部分を形成する記録開始位置を、記録する情報層に応じて変化させる始端記録条件に関する情報と、前記マークの後端部分を形成する記録終了位置を、記録する情報層に応じて変化させる後端記録条件に関する情報とを記録している管理領域を備えることを特徴とする。

また、前記始端記録条件は、前記マークの長さ及び前記マークの直前のスペースの長さに対応する条件を有すると共に、前記後端記録条件は、前記マークの長さ及び前記マークの直後のスペースの長さに対応する条件を有していてもよい。

さらに、前記始端記録条件及び前記後端記録条件は、前記記録する情報層に対して光を照射する光源側に位置する上部情報層が記録状態であるか、未記録状態であるかに対応する条件を有していてもよい。

またさらに、前記管理領域は、前記複数の情報層のうち、一つの情報層に設け

WO 02/29791

PCT/JP01/08690

4

られていてもよい。

また、前記管理領域は、前記複数の情報層のうち、光源側に最も近い情報層に設けられていてもよい。

さらに、前記複数の情報層は、それぞれの情報層を識別する層識別子を備えて
5 いてもよい。

またさらに、前記複数の情報層は、前記情報層が記録状態であるか未記録状態であるかを識別する記録識別子をさらに備えていてもよい。この前記記録識別子を前記管理領域に記録していてもよい。

また、本発明に係る光記録媒体は、基板と、
10 前記基板の上に形成され、前記基板の側から光を照射して形成するマークの長さ及び2つのマークの間のスペースの長さとして情報信号を記録する複数の情報層と、

前記複数の情報層の上に形成された保護板と
を備え、

15 前記複数の情報層は、前記マークの始端部分を形成する記録開始位置の最適値を決定する始端位置学習と、記録するマークの後端部分を形成する記録終了位置の最適値を決定する後端位置学習とを行う学習領域を備えたことを特徴とする。

なお、前記複数の情報層は、それぞれの情報層ごとに前記学習領域を備えていてもよい。

20 また、前記記録開始位置の最適値及び前記記録終了位置の最適値は、記録する情報層、マークの長さ、及び該マークの前後のスペースの長さに対応する情報を有していてもよい。

さらに、前記複数の情報層は、前記記録開始位置及び記録終了位置の最適値を記録する学習結果記録領域を設けていてもよい。

25 またさらに、前記始端位置学習、及び前記後端位置学習を、記録する情報層の光源側の情報層が記録状態である場合と未記録状態である場合に対して行うための記録未記録学習領域をさらに設けていてもよい。

本発明に係る光記録媒体の記録方法は、光を情報層に照射して形成するマークの長さ及び2つのマークの間のスペースの長さとして情報信号を情報層に記録す

WO 02/29791

PCT/JP01/08690

5

る光記録媒体の記録方法であって、

前記マークの始端部分を形成する記録開始位置を、前記マークの長さ、前記マークの直前のスペースの長さ、及び記録する情報層に応じて変化させる始端開始条件を設定するステップと、

5 前記マークの後端部分を形成する記録終了位置を、前記マークの長さ、前記マークの直後のスペースの長さ、及び記録する情報層に応じて変化させる後端開始条件を設定するステップと、

前記始端開始条件を設定するステップと前記後端開始条件を設定するステップとをそれぞれ行って、前記情報層に光を照射してマークを形成し、情報信号を記録するステップと

10 を含むことを特徴とする。

なお、前記記録開始位置及び前記記録終了位置を、記録する情報層に対して光源側に位置する上部情報層の記録・未記録の状態に応じて変化させて記録していてもよい。

15 また、前記上部情報層に記録状態と未記録状態とが混在する場合には、記録開始位置、及び記録終了位置を、未記録状態と記録状態の間の値を選択してもよい。

さらに、前記記録開始位置、及び前記記録終了位置を、記録する情報層の光源側に位置する上部情報層の反射光量に応じて補正してもよい。

また、本発明に係る光記録媒体の記録方法は、光を情報層に照射して形成するマークの長さ及び2つのマークの間のスペースの長さとして情報信号を記録する複数の情報層を備えた光記録媒体の記録方法であって、

前記情報を記録するステップに先だって、

記録する情報層、マークの長さ、及び該マークの直前のスペースの長さをそれぞれ変化させて前記マークの試し書きを行って、前記マークの始端部分を形成する記録開始位置の最適値を求める始端学習ステップと、

25 記録する情報層、マークの長さ、及び該マークの直後のスペースの長さをそれぞれ変化させて前記マークの試し書きを行って、前記マークの後端部分を形成する記録終了位置の最適値を求める後端学習ステップとを備えることを特徴とする。

WO 02/29791

PCT/JP01/08690

6

なお、前記複数の情報層のうち、少なくとも2つの情報層を選択して、前記始端学習ステップと前記後端学習ステップとを実施する選択学習ステップと、

5 前記複数の情報層のうち、前記選択した情報層を除くその他の情報層の記録開始位置の最適値及び記録終了位置の最適値を、前記始端学習ステップと前記後端学習ステップによる学習結果に基づいて演算する演算ステップとをさらに含んでもよい。

また、前記始端学習ステップ及び前記後端学習ステップにおいて、学習結果として得られる前記記録開始位置の最適値及び前記記録終了位置の最適値とを前記複数の情報層に記録してもよい。

10 さらに、前記始端学習ステップ及び前記後端学習ステップにおいて、学習結果として得られる前記記録開始位置の最適値及び前記記録終了位置の最適値とを前記光記録媒体の記録装置に備えられた記憶装置に記録してもよい。

またさらに、前記始端学習ステップ及び前記後端学習ステップにおいて、前記管理領域に記載された前記始端記録条件に関する情報、及び後端記録条件に関する情報を初期値として用いてもよい。

15 また、前記始端学習ステップ及び前記後端学習ステップは、前記記録する情報層に対して光源側に位置する上部情報層の記録状態の変化を検知した場合に対応して実施してもよい。

さらに、前記始端学習工程及び後端学習工程は、記録する情報層の反射光量の変化を検知した場合に対応して実施してもよい。

20 本発明に係る光記録媒体の記録装置は、光を情報層に照射して形成するマークの長さ及び2つのマークの間のスペースの長さとして情報信号を記録する複数の情報層を備えた光記録媒体の記録装置であって、

25 記録する情報層が前記複数の情報層のうちのいずれであるかを検出する層検出回路と、

形成しようとするマークの始端位置に一定幅の始端パルスが発生し、前記マークの中間部に中間パルスが発生し、前記マークの後端位置に一定幅の後端パルスが発生する基本パルス発生部と、

前記マークの長さを検出する記録マーク検出回路と、前記マークの直前のスベ

WO 02/29791

PCT/JP01/08690

7

ースの長さを検出する前スペース検出回路と、前記マークの直後のマークの長さを検出する後マーク検出回路と、前記マークの直後のスペースの長さを検出する後スペース検出回路とからなるデータ長検出部と、

5 前記記録マーク検出回路、前記前スペース検出回路、及び前記層検出回路の出力信号から前記始端パルスの遅延量を設定し、遅延始端パルスを発生する始端パルス遅延回路と、前記記録マーク検出回路、前記後スペース検出回路、及び前記層検出回路の出力信号から後端パルスの遅延量を設定し、遅延後端パルスを発生する後端パルス遅延回路とからなるタイミング制御部と、

10 前記遅延始端パルスの信号と、前記中間パルスの信号と、前記遅延後端パルスの信号とを合成した記録パルスを形成するパルス合成部と、

前記記録パルスを元に光ビームの強度を変調するレーザ駆動部とを備えたことを特徴とする。

なお、記録する情報層に対して光源側に位置する上部情報層の記録状態を検出する記録識別回路と、

15 前記記録マーク検出回路、前記前スペース検出回路、前記層検出回路、及び前記記録識別回路の出力信号から前記始端パルスの遅延量を設定し、遅延始端パルスを発生する始端パルス遅延回路と、

20 前記記録マーク検出回路、前記後スペース検出回路、前記層検出回路、及び前記記録識別回路の出力信号から前記後端パルスの遅延量を設定し、遅延後端パルスを発生する後端パルス遅延回路とからなるタイミング制御部とをさらに備えていてもよい。

また、前記層検出回路の識別結果に従って、前記管理領域に記載されている始端開始情報及び後端開始情報の中から、始端パルスの遅延量及び後端パルスの遅延量を選択する選択手段をさらに備えていてもよい。

25 さらに、前記記録識別回路の識別結果に従って、前記管理領域に記載されている始端開始情報及び後端開始情報の中から、始端パルスの遅延量、及び後端パルスの遅延量を選択する選択手段をさらに備えていてもよい。

またさらに、記録を行う情報層の反射光量を検出する反射光量検出手段をさらに備え、

WO 02/29791

PCT/JP01/08690

8

前記反射光量検出手段によって得られる検出結果に応じて始端パルスの遅延量、及び後端パルスの遅延量を決定してもよい。

また、前記層検出回路で、情報層を識別する層識別子を検出してもよい。

さらに、前記記録識別回路で、情報層が記録状態であるか未記録状態であるかを識別する記録識別子を検出してもよい。

また、光を情報層に照射して形成するマークの長さ及び2つのマークの間のスペースの長さとして情報信号を記録する複数の情報層を備えた光記録媒体の記録装置であって、

記録する情報層が複数の情報層のうちのいずれであるかを検出する層検出手段と、

記録する情報層の位置、前記マークの長さ、及び前記マークの直前のスペースの長さに対応した始端パルスの遅延量の最適値を決定する始端学習手段と、

記録する情報層の位置、前記マークの長さ、及び記録マークの直後のスペースの長さに対応した後端パルスの遅延量の最適値を決定する後端学習手段とを備えたことを特徴とする。

なお、前記複数の情報層のうち、少なくとも2つの情報層を選択して始端学習手段と後端学習手段とを動作させて、

他の情報層の記録開始位置の最適値及び記録終了位置の最適値は、前記始端学習手段と前記後端学習手段の動作結果より演算する演算手段を備えていてもよい。

また、前記始端学習手段及び前記後端学習手段によって得られるそれぞれの学習結果情報を光記録媒体上に記録する学習結果記録手段をさらに備えていてもよい。

さらに、前記始端学習手段及び前記後端学習手段は、前記管理領域に記載された始端記録情報及び後端記録情報を初期値として用いてもよい。

またさらに、前記始端学習手段、及び前記後端学習手段は、さらに各情報層の記録・未記録の状態の変化を検知した場合に対応して動作させてもよい。

また、前記始端学習手段及び前記後端学習手段は、記録する情報層の反射光量の変化を検知した場合に対応して動作させてもよい。

以上のように本発明によれば、複数の情報層を有した光記録媒体において、高

WO 02/29791

PCT/JP01/08690

9

密度なマーク長記録を行う場合に、各記録層に対し、独立した記録条件を設定することが可能となる。従って、すべての情報層で、記録マークを再生した信号のジッタが低減され、信号のビット誤り率を改善することがでる。その結果、データの記録密度が大きく改善されるので、光記録媒体の大容量化が可能となる。

5 図面の簡単な説明

図 1 は、本発明の実施の形態 1 に係る光記録媒体の記録装置を示すブロック図である。

図 2 は、本発明の実施の形態 1 に係る光記録媒体の断面図である。

10 図 3 は、本発明の実施の形態 1 に係る光記録媒体への記録マーク形成時のタイミングチャートである。

図 4 は、本発明の実施の形態 2 に係る光記録媒体の記録装置を示すブロック図である。

図 5 は、本発明の実施の形態 2 に係る光記録媒体の断面図である。

図 6 は、本発明の実施の形態 3 に係る光記録媒体の断面図である。

15 図 7 は、本発明の実施の形態 3 に係る光記録媒体の記録方法における記録パルス遅延量の学習手順を示したフローチャートである。

図 8 は、本発明の実施の形態 3 に係る光記録媒体の記録装置のブロック図である。

20 図 9 は、本発明の実施の形態 3 に係る記録マークの再生信号、及び遅延量とエッジ間隔の関係を示す概念図である。

図 10 は、本発明の実施の形態 4 に係る光記録媒体の記録方法における記録パルス遅延量の学習手順を示したフローチャートである。

図 11 は、従来の光記録媒体の断面図である。

発明を実施するための最良の形態

25 以下図面に基づいて、本発明の実施の形態を説明する。

(実施の形態 1)

図 2 は実施の形態 1 で用いる光記録媒体を示す断面図である。図 2 において、光記録媒体 201 は、基板 202 上に複数の情報層 203 (203a、203b、203c) を備え、各情報層間は、分離層 204 (204a、204b) により

WO 02/29791

PCT/JP01/08690

10

分離されている。本実施の形態では、多層記録媒体の一例として、情報層203が3層の場合について説明する。

5 基板202としては、ポリカーボネート等の樹脂材料、及びガラスが用いられる。基板の表面には光ビームのトラッキング用に一定の深さを持つガイドトラック、アドレス用の凹凸ピットや、光記録媒体の管理情報に対応した凹凸ピットが形成されている。

10 情報層203a、203b、203cを構成する材料には、1回だけ記録可能な追記型、再記録可能な書き換え型の2種類がある。追記型の記録材料としては、Te-O、Te-O-Pd等の相変化を利用するもの、即ちアモルファス-結晶間の光学定数の差を利用して信号を記録する。また、有機色素材料等の形状変化による回折あるいは情報層の有無による反射光量あるいは透過光量の変化を利用して記録を行う記録材料がある。書き換え型としては、アモルファス-結晶間の相変化をする相変化材料のもの、磁気光学効果を利用した光磁気材料のものがある。相変化材料には、Ge-Sb-Te系、In-Sb-Te系等の材料を用い
15 ることができる。また、光磁気材料としては、Tb-Fe-Co系等の材料を用いることができる。

情報層203a、203b、203cの間には、透明な分離層204a、204bを情報層間に設ける。分離層204a、204bは照射光の波長に対して、光吸収が小さい薄膜であることが要求され、SiO₂、ZnS、SiN、AlN
20 等の誘電体材料あるいは、PMMA、ポリスチレン等の樹脂材料を用いることができる。情報層203a、203b、203cの間隔は各情報層に記録された信号の許容クロストーク量に合わせて設定する。光の入射側から見て、最も遠い位置に積層される情報層203c上には、情報層を保護するための保護板205を設ける。保護板205の材料としては、基板202と同様の材料、あるいは、金
25 属等の平板を用いることができる。

情報層203上の情報信号を記録するデータ領域208に、マーク長およびスペース長の両方に記録情報を割り当てた、様々な長さのマークを様々な間隔（スペース）で記録する。

光記録媒体201の特定の位置に管理領域206を設ける。管理領域206は、

WO 02/29791

PCT/JP01/08690

11

情報層 203a, 203b, 203c のそれぞれに対して、記録するマークの長さと直前のスペースの長さに応じて、記録するマークの始端部分を形成する記録開始位置を変化させるための始端記録条件に関する情報と、記録するマークの長さと直後のスペースの長さに応じて、記録するマークの後端部分を形成する記録終了位置を変化させるための後端記録条件に関する情報とを記録する。また、管理領域 206 の形態は、凹凸のピット状のもの、データ領域と同じ記録マーク状のもの、バーコード状のもの、あるいはこれらの形態の組み合わせで形成すれば良い。この結果、各情報層の特性に応じて独立した記録条件を設定でき、安定な記録状態を得ることが可能となる。

10 なお、管理領域 206 は、特定の 1 つの情報層に設け、特に、光の入射側から見て最も光源側の情報層 203a 上に設けるのが好ましい。情報層 203a は、光ビームが他の情報層を透過することがないため、安定に管理領域 206 の情報を再生することが可能となる。

15 さらに、情報層 203a, 203b, 203c 上には、各々の情報層の積層位置を識別する情報を記録した層識別子 207 を同層上のデータ領域 208 に近接した位置に設ける。この層識別子 207 の形態は、凹凸のピット状のもの、データ部領域と同じ記録マーク状のもの、バーコード状のもの、あるいはこれらの形態の組み合わせの形態で形成することができる。また、層識別子 207 を、面方向の位置情報を管理するアドレスの情報に付加した形態としてもよい。この場合、
20 記録する情報層と半径位置の情報とが同時に判別できる。

25 外部の装置より、光記録媒体 201 に情報を記録する装置の動作について、図 1 のブロック図、及び図 3 のタイミングチャートを用いて説明する。クロック 53 (図 3 (a)) に同期したタイミングで記録する情報であるデータ 6 (図 3 (b)) が入力される。データ 6 は、基本パルス発生部 1 を構成する始端パルス発生回路 2, パーストゲート発生回路 3, 及び後端パルス発生回路 4 に入力する。始端パルス発生回路 2 において、データ 6 (図 3 (b)) の H 1 期間の始端部分にクロックの 1 周期幅の始端パルス 40 (図 3 (c)) を発生する。パーストゲート発生回路 3 において、マークの中間位置に記録するマークのクロック長より 3 クロック分短い長さでパーストゲート信号 41 (図 3 (d)) を発生する。た

WO 02/29791

PCT/JP01/08690

12

だし、マーク長が3クロック以下の時はバーストゲート信号41は発生しない。
後端パルス発生回路4において、データ6のHi期間の後端部分にクロックの1
周期の後端パルス42（図8（e））を発生する。

5 なお、本実施の形態では、入力するデータ6（図3（b））はクロック単位の
長さで、（8-16）変調信号などのように、クロック53（図3（a））の3
周期以上のHi期間及びLo期間を持つ信号をデータとし、データのHi期間を
光記録媒体上のマークとし、Lo期間をスペースに対応させて記録するマーク長
記録とする。さらに、説明を簡単にするために、スペース長とマーク長が、3T
及び4Tの場合を検出して始端記録条件及び後端記録条件を変化させるものとす
10 る。

さらに、データ6は、データ長検出部5を構成する前スペース検出回路7、記
録マーク検出回路8、後スペース検出回路9に入力する。前スペース検出回路7
は、データ6のLo期間の3クロック、4クロック幅のデータ、即ち3T、4T
スペースを検出し、スペース長検出信号43を始端開始位置設定回路23へ送る。
15 また、記録マーク検出回路8は、記録マークの長さを検出した、記録マーク長検
出信号44を始端開始位置設定回路23へ送る。

次に、光ピックアップ60は、光記録媒体201上の管理領域206にレーザ光61
を照射し反射光を検出器62で受光することで電気信号に変換し検出信号37を
出力する。アンプ71は、検出信号37を増幅し再生信号75を始端記録情報復
20 調回路72、後端記録情報復調回路73、層検出回路74に出力する。

始端記録情報復調回路72は、再生信号75の中に含まれる各情報層に記録す
るための始端記録情報38を復調する。始端記録情報38は、情報層に対応した
第1から第3の始端条件記憶回路13、14、15にそれぞれ記憶する。

始端条件記憶回路13、14、15の始端記憶情報の一例を（表1）に示す。
25 第1始端条件記憶回路13内には、情報層203aの始端開始位置パラメータ
（層情報、前スペース長、記録マーク長）と、これに対応する始端開始位置設定
（アドレス（設定値）、遅延時間d1）がある。同様に、第2、第3始端条件記
憶回路14、15内に、それぞれの情報層の始端開始位置パラメータとこれに対
応する始端開始位置設定がある。この様に、各情報層に対し、始端記録条件が各

WO 02/29791

PCT/JP01/08690

13

始端条件記憶回路に記憶される。

表 1

表 1 始端記録情報の構成

回路名	始端開始位置パラメータ			始端開始位置条件	
	情報層	前スペース長	マーク長	アドレス	遅延時間 dl (ns)
第 1 始端 条件記憶 回路 1 3	情報層 2 0 3 a	3 T	3 T	1 1	a a
		4 T	3 T	1 2	a b
		5 ~ 1 1 T	3 T	1 3	a c
		3 T	4 T	1 4	a d
		4 T	4 T	1 5	a e
		5 ~ 1 1 T	4 T	1 6	a f
		3 T	5 ~ 1 1 T	1 7	a g
		4 T	5 ~ 1 1 T	1 8	a h
		5 ~ 1 1 T	5 ~ 1 1 T	1 9	a i
第 2 始端 条件記憶 回路 1 4	情報層 2 0 3 b	3 T	3 T	2 1	b a
		4 T	3 T	2 2	b b
		5 ~ 1 1 T	3 T	2 3	b c
		3 T	4 T	2 4	b d
		4 T	4 T	2 5	b e
		5 ~ 1 1 T	4 T	2 6	b f
		3 T	5 ~ 1 1 T	2 7	b g
		4 T	5 ~ 1 1 T	2 8	b h
		5 ~ 1 1 T	5 ~ 1 1 T	2 9	b i
第 3 始端 条件記憶 回路 1 5	情報層 2 0 3 c	3 T	3 T	3 1	c a
		4 T	3 T	3 2	c b
		5 ~ 1 1 T	3 T	3 3	c c
		3 T	4 T	3 4	c d
		4 T	4 T	3 5	c e
		5 ~ 1 1 T	4 T	3 6	c f
		3 T	5 ~ 1 1 T	3 7	c g
		4 T	5 ~ 1 1 T	3 8	c h
		5 ~ 1 1 T	5 ~ 1 1 T	3 9	c i

同様に、後端記録情報復調回路 7 3 は、再生信号 7 5 の中に含まれる各情報層
 5 に記録するための後端記録情報 4 7 を復調する。後端記録情報 4 7 は、情報層に
 対応した第 1 から第 3 の後端条件記憶回路 1 8, 1 9, 2 0 に記憶される。

後端条件記憶回路 1 8, 1 9, 2 0 の後端記憶情報の一例を (表 2) に示す。

WO 02/29791

PCT/JP01/08690

14

第1後端条件記憶回路18内には、情報層203aの後端開始位置パラメータ（層情報，後スペース長，記録マーク長）と、これに対応する後端開始位置設定（アドレス（設定値），遅延時間d2）がある。同様に、第2，第3後端条件記憶回路19，20内に、それぞれの情報層の後端開始位置パラメータとこれに対応する後端開始位置設定がある。このように、各情報層に対し、後端記録条件が各後端条件記憶回路に記憶される。

表2

WO 02/29791

PCT/JP01/08690

15

表 2 後端記録情報の構成

回路名	後端開始位置パラメータ			後端開始位置条件	
	情報層	マーク長	後スペース長	アドレス	遅延時間 d2 (ns)
第 1 後端 条件記憶 回路 18	情報層 203a	3T	3T	41	da
		3T	4T	42	db
		3T	5~11T	43	dc
		4T	3T	44	dd
		4T	4T	45	de
		4T	5~11T	46	df
		5~11T	3T	47	dg
		5~11T	4T	48	dh
		5~11T	5~11T	49	di
第 2 後端 条件記憶 回路 19	情報層 203b	3T	3T	51	ea
		3T	4T	52	eb
		3T	5~11T	53	ec
		4T	3T	54	ed
		4T	4T	55	ee
		4T	5~11T	56	ef
		5~11T	3T	57	eg
		5~11T	4T	58	eh
		5~11T	5~11T	59	ei
第 3 後端 条件記憶 回路 20	情報層 203c	3T	3T	61	fa
		3T	4T	62	fb
		3T	5~11T	63	fc
		4T	3T	64	fd
		4T	4T	65	fe
		4T	5~11T	66	ff
		5~11T	3T	67	fg
		5~11T	4T	68	fh
		5~11T	5~11T	69	fi

次に、各情報層 203 上に設けた層識別子 207 にレーザ光 61 を照射し、目的とする情報層の特定を行う。

層検出回路 74 は、再生信号 75 から層識別子 207 の情報層識別情報を復調し、レーザ光 61 が集光している情報層が、203a、203b、203c の何れであるかを判別し、情報層判別信号 39 を出力する。情報層判別信号 39 に従って、始端条件切り換えスイッチ 16 は、記録する情報層に対応する始端条件記

WO 02/29791

PCT/JP01/08690

16

憶回路（13, 14, 15）を選択し、記憶されている始端記録情報45を出力する。

5 始端開始位置設定回路23は、前記始端記録情報45に対し、前スペース長検出信号43, 記録マーク長検出信号44に基づいて、パラメータを決定し、このパラメータから始端パルスの遅延時間を決定する。例えば、（表1）で説明した様に、情報層203aに記録する場合には、第1始端条件記憶回路13を選択し、アドレス（設定値）11～19の内容である、前スペース長、及び記録マーク長に
10 応じて遅延時間d1としてaa～aiの値がそれぞれ決定される。また、情報層203bに記録する場合には、第2始端条件記録回路14を選択し、アドレス（設定値）21～29の内容である、前スペース長、及び記録マーク長に
15 応じて遅延時間d1としてba～biの値がそれぞれ決定される。さらに、情報層203cに記録する場合には、第3始端条件記憶回路15を選択し、アドレス（設定値）31～39の内容である、前スペース長、及び記録マーク長に
20 応じて遅延時間d1としてca～ciの値が決定される。なお、ここで遅延時間d1は正の値をとるものとして扱っているが、負の値を含めてもよい。

始端パルス遅延回路24は、始端位置設定回路23から出力した遅延信号49に従って始端パルス40（図3（c））を遅延させ、遅延始端パルス50（図3（f））を出力する。以上、記録マークを形成する情報層、記録マーク長さ、及び前スペースの長さに応じて、遅延量を変化させた遅延始端パルス50を出力
25 することができる。

同様に、後端開始位置設定回路25は、後端記録情報48と記録マーク長検出信号44, 後スペース長検出信号46に基づいて、パラメータを決定し、このパラメータから後端パルスの遅延時間を決定する。例えば、表2で説明した様に、情報層203aに記録する場合には、第1後端条件記憶回路18を選択し、アドレス（設定値）11～19の内容である、後スペース長、及び記録マーク長に
25 応じて遅延時間d2としてda～diの値がそれぞれ決定される。また、情報層203bに記録する場合には、第2後端条件記録回路19を選択し、アドレス（設定値）21～29の内容である、後スペース長、及び記録マーク長に
30 応じて遅延時間d2としてea～eiの値がそれぞれ決定される。さらに、情報層203c

WO 02/29791

PCT/JP01/08690

17

に記録する場合には、第3後端条件記憶回路20を選択し、アドレス（設定値）31～39の内容である、後スペース長と記録マーク長の組み合わせに応じて遅延時間d2としてfa～fiの値が決定される。なお、ここで遅延時間d2は正の値をとるものとして扱っているが、負の値も含めてもよい。

5 後端パルス遅延回路26は、後端位置設定回路25から出力した遅延信号51に従って後端パルス42（図3（e））を遅延させ、遅延始端パルス52（図3（g））を出力する。以上、記録マークを形成する情報層、記録マーク長さ、及び後スペースの長さに応じて、遅延量を変化させた遅延後端パルス52を出力することができる。

10 一方、アンドゲート29は、バーストゲート信号41（図3（d））とクロック53（図3（a））の論理積を取り、中間パルス54（図3（h））を出力する。ただし、3T以下のマークでは、バーストゲートを発生しないようにする。

次に、ORゲート30は、遅延始端パルス50、遅延後端パルス52、中間パルス54の論理和をとり、記録パルス28（図3（i））を生成する。

15 レーザ駆動部31は、記録パルス28に従って、レーザ32を駆動する。レーザ32は、バイアス電流源33による駆動電流によりバイアスパワーで発光する。このバイアス電流源33と並列に記録用電流源34を接続し、スイッチ35により記録電流源34の電流をON/OFFすると、レーザ32がピークパワーとバイアスパワーの間でスイッチングする。スイッチ35に記録パルス28で入力することにより、レーザ32の発光強度がピークパワーとバイアスパワー間で変調された発光波形（図3（j））が出力される。この変調光が光記録媒体201上の情報層に照射されることによりマーク及びスペース（図3（k））が形成される。

25 以上の動作により本実施の形態の光記録装置は、目的とする情報層のそれぞれに対し、マークの記録開始位置と記録終了位置を、所望のデータに対応したマーク及びスペースを記録することができる。このため、情報層によって異なる加熱、冷却条件、及び高密度化に伴って発生する熱干渉で生じるマーク歪みを低減でき、各記録層の記録マークを再生した信号のジッタが低減できる。その結果、複数の情報層を有する光記録媒体のそれぞれの情報層に対して、ビット誤り率の小さい

WO 02/29791

PCT/JP01/08690

18

信号を記録することが可能となる。

5 なお、本実施の形態では、層識別子207の情報により記録マークを形成する情報層を識別する場合について説明したが、各情報層からの光の反射光量差によって記録する情報層を識別しても良い。この場合、層検出回路74は、検出信号37の信号レベルの大きさを記録する情報層がいずれであるかを判定できるので層検出回路74の構成が簡単になる。

10 また、情報層の識別を、光が照射されている位置情報をもつアドレスと兼用しても良い。この場合は、複数の情報層のすべてに対し統一したアドレスを設定する。例えば、情報層の中の各セクタごとに設けるセクタアドレスの中に情報層ごとに異なるアドレスを設ければ良い。復調したアドレス情報に対し、アドレスと情報層の対応をとることにより、再生中の情報層を特定することが可能となる。

15 また、本実施の形態では、説明を容易にするために、情報層203の層数を3層としたが、層数が増減した場合には、層数に対応するアドレス（設定値）を設ければ良い。

20 また、5T以上のスペースのデータについては一定量の遅延量とする場合を例にしたが、すべてのスペース長に対して、始端パルス、後端パルスの遅延制御を行えば、さらにビット誤り率が改善される。

25 また、記録マーク長と直前のスペース長を検出し、この検出結果に従って遅延制御をする場合を例にしたが、さらに前後のマーク長、前マーク以前のスペース長、後マーク以後のスペース長を検出し、この検出結果に従って、始端パルス、後端パルスの遅延制御を行ってもよい。このようにさらに広い範囲の前後のマーク長や前後のスペース長をあらかじめ検出することで、一層ビット誤り率が改善される。

30 また、始端パルス位置、後端パルス位置を遅延制御させて記録マークの記録開始位置、記録終了位置を決定する方法で説明したが、始端パルスの後エッジ位置を固定し始端パルス開始エッジ位置を遅延し、後端パルスの開始エッジ位置を固定し後端パルス終了エッジ位置を遅延制御するようにしても良い。

(実施の形態2)

次に、実施の形態2について説明する。光源側から見て第2層目以降の情報層

WO 02/29791

PCT/JP01/08690

19

に記録する場合は、光源側の情報層が記録状態であるか未記録状態であるかによって情報層の透過率が変化する。これに伴い、これらの情報層に到達するレーザー光の強度が変化し、始端、後端の記録条件も変化する場合がある。これに対し、本実施の形態では、記録マークを形成する情報層よりも光源側の各情報層の記録状態に応じた独立の始端記録条件、後端記録条件を設定する。

図5は、光記録媒体の断面図である。光記録媒体501は、基板202、情報層203、分離層204、保護板205、層識別子207からなり、実施の形態1と同様のものが使用できる。情報層203には、各情報層203a、203b、203cが記録状態であるか未記録状態であるかを識別する情報を記録した記録識別子502（502a、502b、502c）を設ける。この記録識別子502の形態は、データ部領域と同じ記録マーク状のもの、バーコード状のもの、あるいはこれらの形態の組み合わせの形態で形成すれば良い。

管理領域206に、実施の形態1に加えて、各情報層の光源側の情報層の記録状態に応じて、始端記録条件と後端記録条件の情報を備える。即ち、情報層203bの場合は、情報層203aの2種類の記録条件に関し、情報層203cは、情報層203a、203bの4種類の記録条件に関する情報である。

次に、図4の光記録媒体501に情報を記録する装置の構成を、図4のブロック図を用いて説明する。図4は、実施の形態1で用いた図1のブロック図に対し、始端条件選択部、後端条件選択部、及び復調部の構成が異なる。

光記録媒体501からの検出信号37をアンプ71で増幅し、再生信号75を出力する。始端記録条件復調回路432は、再生信号75に含まれる始端記録情報440を復調し、始端記録情報440は、情報層と記録条件により分類される第1始端条件記憶回路402から第7始端条件記憶回路408の7種類にそれぞれに出力する第1始端条件記憶回路402から第7始端条件記憶回路408の内容の一例を（表3）に示す。

表3

WO 02/29791

PCT/JP01/08690

20

表3 始端記録情報の構成

回路名	始端開始位置パラメータ				始端開始位置条件	
	情報層	上部情報層の記録状態	前スペース長	マーク長	アドレス	遅延時間 d1 (ns)
第1始端条件記憶回路 402	情報層 203 a	—	3 T	3 T	11	aa
			4 T	3 T	12	ab
			5~11 T	3 T	13	ac
			3 T	4 T	14	ad
			4 T	4 T	15	ae
			5~11 T	4 T	16	af
			3 T	5~11 T	17	ag
			4 T	5~11 T	18	ah
			5~11 T	5~11 T	19	ai
第2始端条件記憶回路 403	情報層 203 b	情報層 203 a 未記録	3 T	3 T	21	baa
			4 T	3 T	22	bba
			(省略)	(省略)	(略)	(省略)
			5~11 T	5~11 T	29	bia
第3始端条件記憶回路 404	情報層 203 b	情報層 203 a 記録済	3 T	3 T	21	bab
			4 T	3 T	22	bbb
			(省略)	(省略)	(略)	(省略)
			5~11 T	5~11 T	29	bib
第4始端条件記憶回路 405	情報層 203 c	情報層 203 a 203 b 未記録	3 T	3 T	31	caa
			4 T	3 T	32	cba
			(省略)	(省略)	(略)	(省略)
			5~11 T	5~11 T	39	cia
第5始端条件記憶回路 406	情報層 203 c	情報層 203 a 203 b 記録済	3 T	3 T	31	cab
			4 T	3 T	32	cbb
			(省略)	(省略)	(略)	(省略)
			5~11 T	5~11 T	39	cib
第6始端条件記憶回路 407	情報層 203 c	情報層 203 a 未記録 203 b 記録済	3 T	3 T	31	cac
			4 T	3 T	32	cbc
			(省略)	(省略)	(略)	(省略)
			5~11 T	5~11 T	39	cic
第7始端条件記憶回路 408	情報層 203 c	情報層 203 a 記録済 203 b 未記録	3 T	3 T	31	cad
			4 T	3 T	32	cbd
			(省略)	(省略)	(略)	(省略)
			5~11 T	5~11 T	39	cid

WO 02/29791

PCT/JP01/08690

21

第1始端条件記憶回路402の内容は、情報層203aに記録する場合の、始端開始位置パラメータ（層情報、前スペース長、記録マーク長）に対する始端開始位置設定（アドレス（設定値）、遅延時間d1）である。第2始端条件記憶回路403の内容は、情報層203bに記録する場合であり、かつ入射側の記録層203aが未記録状態である場合の、始端開始位置パラメータ（層情報、前スペース長、記録マーク長）に対応する始端開始位置設定（アドレス（設定値）、遅延時間d1）である。第3始端条件記憶回路404の内容は、情報層203bに記録する場合であり、かつ入射側の記録層203aが記録状態である場合の、始端開始位置パラメータ（層情報、前スペース長、記録マーク長）に対応する始端開始位置設定（アドレス（設定値）、遅延時間d1）である。

さらに、第4から第7の始端条件記憶回路405、406、407、408の内容は、情報層203cに記録する場合であり、かつ光源側に位置する2つの記録層203aと記録層203bが、それぞれ記録状態である場合と未記録状態である場合の4種類の状態に対して、始端開始位置パラメータ（層情報、前スペース長、記録マーク長）に対応する始端開始位置設定（アドレス（設定値）、遅延時間d1）である。

次に、光記録媒体501上の記録識別子502に光を照射し、再生信号75を記録識別回路434に出力する。記録識別回路434は、再生信号75から記録識別情報を復調し、情報層203aと203bが記録状態であるか未記録状態であるかを識別し、記録識別信号442を出力する。例えば、記録する情報層が情報層203bの場合は、第2層始端記録条件切り換えスイッチ409が、記録識別信号442に従って、始端条件記憶回路403と404のいずれかを選択し、始端記録情報443を出力する。

また、記録する情報層が情報層203cの場合は、第3層始端記録条件切り換えスイッチ410により、記録識別信号442に従って、始端条件記憶回路405から408のいずれかを選択し、始端記録情報444を出力する。始端条件切り換えスイッチ16は、実施の形態1と同様の動作をし、情報層判別信号により、第1層始端情報445、第2層始端情報443、第3層始端情報444のいずれかを選択し、始端情報45を出力する。以上の動作により、記録する情報層、光

WO 02/29791

PCT/JP01/08690

22

源側のそれぞれの情報層の記録状態に応じて、遅延量を変化させた遅延始端パルス
を出力することができる。

同様に、後端記録条件復調回路433は、再生信号75に含まれる後端記録情
報441を復調し、後端記録情報441は、情報層と記録条件により分類される
5 第1後端条件記憶回路420から第7後端条件記憶回路426の7種類にそれぞ
れに出力する第1後端条件記憶回路420から第7後端条件記憶回路426の内
容の一例を（表4）に示す。

表 4

WO 02/29791

PCT/JP01/08690

23

表4 後端記録情報の構成

回路名	後端開始位置パラメータ				後端開始位置条件	
	情報層	上部情報層の記録状態	マーク長	後スペース長	アドレス	遅延時間d2 (ns)
第1後端条件記憶回路 420	情報層 203 a		3T	3T	11	da
			3T	4T	12	db
			3T	5~11T	13	dc
			4T	3T	14	dd
			4T	4T	15	de
			4T	5~11T	16	df
			5~11T	3T	17	dg
			5~11T	4T	18	dh
			5~11T	5~11T	19	di
第2後端条件記憶回路 421	情報層 203 b	情報層 203a 未記録	3T	3T	21	aaa
			4T	3T	22	eba
			(省略)	(省略)	(略)	(省略)
			5~11T	5~11T	29	eia
第3後端条件記憶回路 422	情報層 203 b	情報層 203a 記録済	3T	3T	21	aab
			4T	3T	22	abb
			(省略)	(省略)	(略)	(省略)
			5~11T	5~11T	29	eib
第4後端条件記憶回路 423	情報層 203 c	情報層 203a 203b 未記録	3T	3T	31	faa
			4T	3T	32	fba
			(省略)	(省略)	(略)	(省略)
			5~11T	5~11T	39	fia
第5後端条件記憶回路 424	情報層 203 c	情報層 203a 203b 記録済	3T	3T	31	fab
			4T	3T	32	fbf
			(省略)	(省略)	(略)	(省略)
			5~11T	5~11T	39	fib
第6後端条件記憶回路 425	情報層 203 c	情報層 203a 未記録 203b 記録済	3T	3T	31	fac
			4T	3T	32	fbo
			(省略)	(省略)	(略)	(省略)
			5~11T	5~11T	39	fic
第7後端条件記憶回路 426	情報層 203 c	情報層 203a 記録済 203b 未記録	3T	3T	31	fad
			4T	3T	32	fbf
			(省略)	(省略)	(略)	(省略)
			5~11T	5~11T	39	fif

WO 02/29791

PCT/JP01/08690

24

第1後端条件記憶回路420の内容は、情報層203aに記録する場合の、後端開始位置パラメータ（層情報、後スペース長、記録マーク長）に対する後端開始位置設定（アドレス（設定値）、遅延時間d2）である。第2後端条件記憶回路421の内容は、情報層203bに記録する場合であり、かつ入射側の記録層203aが未記録状態である場合の、後端開始位置パラメータ（層情報、後スペース長、記録マーク長）に対応する後端開始位置設定（アドレス（設定値）、遅延時間d2）である。第3後端条件記憶回路422の内容は、情報層203bに記録する場合であり、かつ入射側の記録層203aが記録状態である場合の、後端開始位置パラメータ（層情報、後スペース長、記録マーク長）に対応する後端開始位置設定（アドレス、遅延時間d2）である。

さらに、第4から第7の後端条件記憶回路423、424、425の内容は、情報層203cに記録する場合であり、かつ光源側に位置する2つの記録層203aと記録層203bが、それぞれ記録状態である場合と未記録状態である場合の4種類の状態に対して、後端開始位置パラメータ（層情報、後スペース長、記録マーク長）に対応する後端開始位置設定（アドレス（設定値）、遅延時間d2）である。

次に、光記録媒体501上の記録識別子502に光を照射し、再生信号75を記録識別回路433に出力する。記録識別回路434は、再生信号75から記録識別情報を復調し、情報層203aと203bが記録状態であるか未記録状態であるかを識別し、記録識別信号441を出力する。例えば、記録する情報層が情報層203bの場合は、第2層後端記録条件切り換えスイッチ427が、記録識別信号441に従って、後端条件記憶回路421と422のいずれかを選択し、後端記録情報451を出力する。

また、記録する情報層が情報層203cの場合は、第3層後端記録条件切り換えスイッチ428により、記録識別信号441に従って、後端条件記憶回路423から426のいずれかを選択し、後端記録情報452を出力する。後端条件切り換えスイッチ21は、実施の形態1と同様の動作をし、情報層判別信号39により、第1層後端情報453、第2層後端情報451、第3層後端情報452のいずれかを選択し、後端記録情報48を出力する。以上の動作により、記録する

WO 02/29791

PCT/JP01/08690

25

情報層、光源側のそれぞれの情報層の記録状態に応じて、遅延量を変化させた遅延後端パルスを出力することができる。

以上の動作により本実施の形態の光記録装置は、マークの記録開始位置と記録終了位置を、記録する情報層、入射側の上部情報層の記録状態、記録するマーク長、及びその前後のスペース長に応じて記録することができる。このため、入射側の情報層の記録状態によって生じる光の照射条件の差を補償することができ、記録マークを再生した信号のジッタが低減する。その結果、複数の情報層を有する光記録媒体のそれぞれの情報層に対して、ビット誤り率の小さい信号を記録することが可能となる。

なお、記録識別回路434は、記録する情報層を再生した際に、再生信号の中から反射光量を推定した、光源側の情報層からの反射光量のレベルに従った記録識別情報を出力させるようにしても良い。記録する情報層の光源側の情報層の入射ビームが透過する範囲に、記録領域と未記録領域が共存する場合においても、反射光量のレベルから、始端パルス及び後端パルスの遅延量の補正割合をステイ

また、信号を光源に対し最も奥の情報層から順次記録する方式に限定すれば、各情報層の始端・後端の記録条件は2種類に簡略することができる。

(実施の形態3)

次に、光記録媒体間差、あるいは光記録装置間差による記録条件差を補正するため、本実施の形態では、記録パルスの始端位置、及び後端位置を各情報層ごとに学習し、最適値を求める方法について説明する。

図6は、光記録媒体の断面を示した図である。情報層203a, 203b, 203cには、それぞれ始端パルス、及び後端パルスの遅延量の最適値を決定するための学習領域601を備える。光記録媒体501に情報を記録する装置の構成としては、図8に示したように、図1のタイミング制御部22の始端パルス遅延回路24に始端遅延量変更回路801と、後端パルスの遅延量遅延回路25に後端遅延量変更回路802を付加する。

以下、光記録装置で各情報層に対して始端パルス、及び後端パルスの遅延量を学習する手順を、図7のフローチャートを用いて説明する。光ビーム照射工程7

WO 02/29791

PCT/JP01/08690

26

01では、レーザ光を学習する情報層203上の学習領域601に集光する。始端遅延量変更工程702は、始端遅延量変更回路801が、記録するマーク及び直前のスペースのそれぞれの組み合わせに対して、遅延量を段階的に変更した遅延信号49を出力する。始端パルス遅延回路24は、遅延信号49に従って遅延始端パルス50を出力する。

次に、後端遅延量変更工程703では、後端遅延量変更回路802が、記録するマーク及び直後のスペースのそれぞれの組み合わせに対して、遅延量を段階的に変更した遅延信号51を出力する。後端パルス遅延回路25は、遅延信号51に従って遅延後端パルス52を出力する。記録工程704では、段階的に変更した、遅延始端パルス50と遅延後端パルス52に従った記録パルスにより変調されたレーザ光を情報層203上に照射し、記録マークを形成する。次に、再生工程705は、ステップ704で形成された記録マークとスペースの再生信号のエッジ間隔を測定する。

図9は、記録マークの再生信号、及び遅延量とエッジ間隔の関係を示した図である。図9(a)は、記録マークの再生信号波形を示している。例えば、6Tマークの前エッジ位置を基準として4Tマークの前エッジの間隔を測定する。4Tマークの前エッジ位置は、ステップ704で段階的に変化させて記録されているので、始端パルスの遅延量に対応して始端エッジ間隔が変わる(図9(b))。さらに、6Tマークの後エッジ位置を基準として4Tマークの後エッジの間隔を測定する。4Tマークの後エッジ位置は、ステップ704で段階的に変化させて記録されているので、後端パルスの遅延量に対応して後端エッジ間隔が変わる(図9(c))。

次に、判定706では、図9(b)、(c)に示した、再生信号の前エッジ間隔及び後エッジ間隔が最適長さになる始端パルス、後端パルスの最適遅延量を求める。ステップ706の後に、遅延量設定707は、実施の形態1で説明した図4の始端条件選択部12内の各始端条件記憶回路に、学習した情報層の始端位置設定値を記憶させる。同様に、後端条件選択部17内の各後端条件記憶回路に、学習した情報層の後端位置設定値を記憶させる。

以上のステップ701からステップ707を存在する情報層に対し、繰り返し

WO 02/29791

PCT/JP01/08690

27

学習を行う。ステップ701からステップ707の学習後に、学習値記録工程709は、ステップ707により記憶させた始端位置設定値及び後端位置設定値の情報を光記録媒体501上の管理領域に記録する。ステップ709の終了後に、光記録装置は記録可能な待機状態となる。

- 5 以上、図7に示した手順では、複数の情報層208を有する光記録媒体501の各情報層に対して、記録するマーク、直前のスペース、直後のスペースの組み合わせに対応した始端情報あるいは後端情報を最適値にすることが可能となる。

- なお、光記録媒体501上の管理領域206に、光記録媒体の製造段階で求めた推奨条件を記録しておくことが望ましい。この場合は、遅延量変更工程702
10 での遅延量の開始値を、管理領域206に記録している始端開始位置設定値及び後端開始位置設定値を開始値とするのが望ましい。この場合、最適エッジ間隔に近くなる間隔から学習を開始するので、遅延量の変更範囲を限定し、学習時間を短縮することができる。

- また、遅延量設定工程707により記憶させた始端位置設定値及び後端位置設定値の情報を光記録媒体上に記録させたが、この場合、再度光記録媒体501を光記録装置に装着したときに、記録した始端情報及び後端情報に従って始端位置の遅延量及び後端位置の遅延量を設定すれば、ほぼ最適エッジ間隔値で記録できる。この結果、さらに学習時間が短縮できる、あるいは省略することが可能となる。

- 20 さらに、本学習は、最も光源側の情報層と最も光源側から遠い情報層で実施し、他の情報層の学習を省略する。この場合、他の情報層の学習結果は、学習を実施した情報層の学習結果から補間して設定しても良い。この場合、すべての情報層で学習を実施する必要がないので、学習時間を短縮することができる。

- さらに、本学習は、記録しようとする情報層の光源側の情報層が記録状態であるか未記録状態であるかに対応して学習しても良い。この場合、光源側の情報層の記録状態によって、以降の情報層に到達するレーザ光の強度が変化し、各情報層の記録条件も変化するが、各情報層の記録状態の組み合わせに対して遅延量を学習しているので、各情報層の記録状態に対応した最適な始端位置設定値、及び後端位置設定値が設定できるので、より正確な学習が可能となる。

WO 02/29791

PCT/JP01/08690

28

また、記録する情報層の光源側の情報層の記録状態に対応して記録学習を行った後、記録する情報層の反射光量に変化した場合は、再度学習を実施しても良い。光源側の情報層の記録状態の変化し、記録状態の領域と未記録状態の領域が混在し、以降の情報層に到達するレーザ光の強度が様々に変化する場合がある。この場合においても、情報層に到達するレーザ光の強度に対応した最適な始端位置設定値、及び後端位置設定値が設定できるので、さらに正確な学習が可能となる。

(実施の形態4)

本発明の実施の形態4に係る光記録媒体の記録方法について説明する。この光記録媒体の記録方法では、実施の形態3に係る光記録媒体の記録方法と比較すると、複数の情報層のうち選択した情報層について学習ステップを実施し、得られた学習結果に基づいて学習ステップを行わなかった情報層に関する記録開始位置及び記録終了位置の最適値を演算によって算出するステップを含んでいる点で相違する。この光記録媒体の記録方法によれば、全ての情報層ではなく、選択した情報層について学習ステップを行うので、学習ステップに要する時間を短縮することができる。

まず、複数の情報層を備えた光記録媒体において、選択した情報層についての学習結果から他の情報層の最適遅延量を算出できる理由について説明する。一般に、多層の情報層を備えた光記録媒体の場合、情報層の反射率、透過率、吸収率等の光学的性質、あるいは熱伝導、昇温及び冷却等の熱的性質は、積層された情報層について連続的あるいは段階的に変化する場合がある。このような複数の情報層を備えた光記録媒体では、全ての情報層のうち、選択した情報層について学習ステップを行うことによって、選択した情報層の学習結果から連続的あるいは段階的に変化した値として、他の情報層の最適遅延量を予測することができる。

この光記録媒体の記録方法について、図10のフローチャートを用いて説明する。この光記録媒体の記録方法では、図6に示す3層の情報層203a、203b、203cを備えた光記録媒体501の場合を例としている。この記録方法では、3層の情報層のうち、最も光源側から遠い情報層203cと、最も光源側に近い情報層203aとの2層の情報層を選択して学習ステップを行う。なお、以下の各ステップのうち、801から807までは、実施の形態3における学習ス

WO 02/29791

PCT/JP01/08690

29

ステップのうち、ステップ701から707と実質的に同じである。

(1) 光ビームを学習領域に集光する(801)。

5 (2) 記録するマークの長さと同該マークの直前のスペースの長さとの組合せに対して、始端遅延量変更回路81によって始端遅延量を段階的に変化させた遅延信号49を出力する。次いで、始端パルス遅延回路24によって遅延信号49に従って遅延始端パルス50を出力する(802)。

10 (3) また、記録するマークの長さと同該マークの直後のスペースの長さとの組合せに対して、後端遅延量変更回路82によって後端遅延量を段階的に変化させた遅延信号51を出力する。次いで、後端パルス遅延回路25によって遅延信号51に従って遅延後端パルス52を出力する(803)。

(4) 上記各ステップで得られた遅延始端パルス50と遅延後端パルス52に従った記録パルス28によって変調されたレーザ光を情報層203aに照射して、記録マークとスペースとを形成する(804)。

15 (5) 形成された記録マークとスペースを読み取って再生信号を得る(805)。この再生信号から、隣接する記録マークの始端間の始端エッジ間隔と、後端間の後端エッジ間隔を測定して得る。

20 (6) 次に、始端エッジ間隔及び後端エッジ間隔が、それぞれ最適長さの範囲にあるか否かを判定する(806)。これによって、記録するマークの長さと同該マークの前後のスペースの長さの組み合わせごとに対応した最適の始端遅延量及び後端遅延量を求めることができる。なお、記録するマークの長さ、同該マークの直前のスペースの長さ、始端遅延量の組み合わせは始端位置設定値であり、記録するマークの長さ、同該マークの直後のスペースの長さ、後端遅延量の組み合わせは後端位置設定値である。

25 (7) その後、始端条件選択部12内の各始端条件記憶回路に、情報層203cに関する学習結果である上記の始端位置設定値を記憶させる。同様に、後端条件選択部17内の各後端条件記憶回路に、上記の後端位置設定値を記憶させる(807)。

(8) 選択した全ての情報層について上記ステップ802からステップ807までを行ったか否かを判断する(808)。この例では、情報層203aについて

WO 02/29791

PCT/JP01/08690

30

まだ学習を行っていないので、情報層203aについて、ステップ802に戻って学習を行う。一方、選択した全ての情報層について学習を終えた場合には、次のステップへと進む。

5 (9) 次に、全ての情報層のうち、選択した情報層203a、203cによる上記学習結果に基づいて、その他の情報層203bに関する最適な始端遅延量及び後端遅延量を算出する(809)。この算出ステップ809では、種々の計算方法を用いてもよい。この例では、光源側に最も近い情報層203aによる学習結果と、光源側から最も遠い情報層203cによる学習結果との間で補間法を用いて、中間の情報層203bの始端遅延量及び後端遅延量をそれぞれ算出する。例
10 えば、同一の記録マークの長さと同前のスペースの長さとの組合せについて、情報層203aで得られた始端遅延時間と、情報層203cで得られた始端遅延時間との中間値として情報層203bの始端遅延時間を算出する。なお、ここでは、情報層203a、203b及び203cは、それぞれ光学的特性や、熱的特性が連続的に変化するものとする。

15 (10) 次に、情報層203a、203b、203cのそれぞれについて始端位置設定値及び後端開始位置を光記録媒体501の管理領域206上に記録する(810)。このステップ810により全ての情報層203a、203b、203cについての最適な始端遅延量及び後端遅延量を学習及び補間によって求めることができ、それぞれ始端位置設定値及び後端位置設定値として記録できる。

20 以上のように情報層203bに関する学習ステップを行わないことによって学習ステップに要する時間を短縮することができる。また、光記録媒体が4層以上の情報層を有している場合には、中間に位置する情報層の記録パルスの遅延量の設定値は、光源側の情報層による学習結果と光源側から最も遠い奥の情報層の学習結果とからそれぞれの遅延量の設定値を均等配分して設定してもよい。

25 なお、本実施の形態では、補間法として選択した2つの情報層の学習結果から直線的に補間して、中間に位置する情報層についての最適な遅延量として中間値を用いたが、これに限られない。例えば、中間に位置する各情報層の記録パルスの学習結果をあらかじめ予備的に測定しておき、この特性の測定結果から、補間係数(補間式)を算出してもよい。その後、同種の多層光記録媒体で学習ステッ

WO 02/29791

PCT/JP01/08690

31

プを行う場合には、この補間係数（補間式）を用いて補間を行うことができる。
なお、この場合には、得られた学習結果及び補間係数等を光記録媒体の記録装置
に記録しておくことによって同種の多層光記録媒体で学習ステップを行うことが
できる。

- 5 また、情報層が2層のみの場合には、あらかじめ予備的に光源側の情報層と奥
の情報層とでそれぞれ学習ステップを実施しておく。これによって、一方の情報
層の学習結果から、他方の情報層の最適な遅延量についての補間係数をそれぞれ
求めておく。その後、同種の光記録媒体で学習ステップを行う場合には、一方の
情報層について学習ステップを行うことによって、他方の情報層の最適な遅延量
10 について補間を行うことができる。そこで、2つの情報層のうち一方の情報層に
ついてのみ学習手順を行えばよいので、学習手順に要する時間を短縮することが
できる。

WO 02/29791

PCT/JP01/08690

32

請 求 の 範 囲

1. 基板と、

前記基板の上に形成され、前記基板の側から光を照射して形成するマークの長さ及び2つのマークの間のスペースの長さとして情報信号を記録する複数の情報層と、

前記複数の情報層の上に形成された保護板とを備え、

前記複数の情報層は、前記マークの始端部分を形成する記録開始位置を、記録する情報層に応じて変化させる始端記録条件に関する情報と、前記マークの後端部分を形成する記録終了位置を、記録する情報層に応じて変化させる後端記録条件に関する情報とを記録している管理領域を備えることを特徴とする光記録媒体。

2. 前記始端記録条件は、前記マークの長さ及び前記マークの直前のスペースの長さに対応する条件を有すると共に、前記後端記録条件は、前記マークの長さ及び前記マークの直後のスペースの長さに対応する条件を有することを特徴とする請求項1に記載の光記録媒体。

3. 前記始端記録条件及び前記後端記録条件は、前記記録する情報層に対して光を照射する光源側に位置する上部情報層が記録状態であるか、未記録状態であるかに対応する条件を有することを特徴とする請求項1に記載の光記録媒体。

4. 前記管理領域は、前記複数の情報層のうち、一つの情報層に設けられたことを特徴とする請求項1から3のいずれか一項に記載の光記録媒体。

5. 前記管理領域は、前記複数の情報層のうち、光源側に最も近い情報層に設けられたことを特徴とする請求項4に記載の光記録媒体。

6. 前記複数の情報層は、それぞれの情報層を識別する層識別子を備えたことを特徴とする請求項1に記載の光記録媒体。

7. 前記複数の情報層は、前記情報層が記録状態であるか未記録状態であるかを識別する記録識別子をさらに備えたことを特徴とする請求項1に記載の光記録媒体。

8. 前記記録識別子を前記管理領域に記録していることを特徴とする請求項7に記載の光記録媒体。

WO 02/29791

PCT/JP01/08690

33

9. 基板と、

前記基板の上に形成され、前記基板の側から光を照射して形成するマークの長さ及び2つのマークの間のスペースの長さとして情報信号を記録する複数の情報層と、

5 前記複数の情報層の上に形成された保護板とを備え、

前記複数の情報層は、前記マークの始端部分を形成する記録開始位置の最適値を決定する始端位置学習と、記録するマークの後端部分を形成する記録終了位置の最適値を決定する後端位置学習とを行う学習領域を備えたことを特徴とする光記録媒体。

10 10. 前記複数の情報層は、それぞれの情報層ごとに前記学習領域を備えることを特徴とする請求項9に記載の光記録媒体。

11. 前記記録開始位置の最適値及び前記記録終了位置の最適値は、記録する情報層、マークの長さ、及び該マークの前後のスペースの長さに対応する情報を有することを特徴とする請求項9に記載の光記録媒体。

12. 前記複数の情報層は、前記記録開始位置及び記録終了位置の最適値を記録する学習結果記録領域を設けたことを特徴とする請求項11に記載の光記録媒体。

13. 前記始端位置学習、及び前記後端位置学習を、記録する情報層の光源側の情報層が記録状態である場合と未記録状態である場合に対して行うための記録未記録学習領域をさらに設けたことを特徴とする請求項9に記載の光記録媒体。

14. 光を情報層に照射して形成するマークの長さ及び2つのマークの間のスペースの長さとして情報信号を情報層に記録する光記録媒体の記録方法であって、

前記マークの始端部分を形成する記録開始位置を、前記マークの長さ、前記マークの直前のスペースの長さ、及び記録する情報層に応じて変化させる始端開始条件を設定するステップと、

前記マークの後端部分を形成する記録終了位置を、前記マークの長さ、前記マークの直後のスペースの長さ、及び記録する情報層に応じて変化させる後端開始条件を設定するステップと、

前記始端開始条件を設定するステップと前記後端開始条件を設定するステップ

WO 02/29791

PCT/JP01/08690

34

とをそれぞれ行って、前記情報層に光を照射してマークを形成し、情報信号を記録するステップと

を含むことを特徴とする光記録媒体の記録方法。

5 15. 前記記録開始位置及び前記記録終了位置を、記録する情報層に対して光源側に位置する上部情報層の記録・未記録の状態に応じて変化させて記録すること
を特徴とする請求項14に記載の光記録媒体の記録方法。

16. 前記上部情報層に記録状態と未記録状態とが混在する場合には、記録開始位置、及び記録終了位置を、未記録状態と記録状態の間の値を選択することを特徴とする請求項15に記載の光記録媒体の記録方法。

10 17. 前記記録開始位置、及び前記記録終了位置を、記録する情報層の光源側に位置する上部情報層の反射光量に応じて補正することを特徴とする請求項15記載の光記録媒体の記録方法。

15 18. 光を情報層に照射して形成するマークの長さ及び2つのマークの間のスペースの長さとして情報信号を記録する複数の情報層を備えた光記録媒体の記録方法であって、

前記情報を記録するステップに先だって、

記録する情報層、マークの長さ、及び該マークの直前のスペースの長さをそれぞれ変化させて前記マークの試し書きを行って、前記マークの始端部分を形成する記録開始位置の最適値を求める始端学習ステップと、

20 記録する情報層、マークの長さ、及び該マークの直後のスペースの長さをそれぞれ変化させて前記マークの試し書きを行って、前記マークの後端部分を形成する記録終了位置の最適値を求める後端学習ステップと
を備えることを特徴とする光記録媒体の記録方法。

25 19. 前記複数の情報層のうち、少なくとも2つの情報層を選択して、前記始端学習ステップと前記後端学習ステップとを実施する選択学習ステップと、

前記複数の情報層のうち、前記選択した情報層を除くその他の情報層の記録開始位置の最適値及び記録終了位置の最適値を、前記始端学習ステップと前記後端学習ステップによる学習結果に基づいて演算する演算ステップと

をさらに含むことを特徴とする請求項18に記載の光記録媒体の記録方法。

WO 02/29791

PCT/JP01/08690

35

20. 前記始端学習ステップ及び前記後端学習ステップにおいて、学習結果として得られる前記記録開始位置の最適値及び前記記録終了位置の最適値とを前記複数の情報層に記録することを特徴とする請求項18に記載の光記録媒体の記録方法。

5 21. 前記始端学習ステップ及び前記後端学習ステップにおいて、学習結果として得られる前記記録開始位置の最適値及び前記記録終了位置の最適値とを前記光記録媒体の記録装置に備えられた記憶装置に記録することを特徴とする請求項18に記載の光記録媒体の記録方法。

10 22. 前記始端学習ステップ及び前記後端学習ステップにおいて、前記管理領域に記載された前記始端記録条件に関する情報、及び後端記録条件に関する情報を初期値として用いることを特徴とする請求項18に記載の光記録媒体の記録方法。

23. 前記始端学習ステップ及び前記後端学習ステップは、前記記録する情報層に対して光源側に位置する上部情報層の記録状態の変化を検知した場合に対応して実施されることを特徴とする請求項18に記載の光記録媒体の記録方法。

15 24. 前記始端学習工程及び後端学習工程は、記録する情報層の反射光量の変化を検知した場合に対応して実施されることを特徴とする請求項18に記載の光記録媒体の記録方法。

20 25. 光を情報層に照射して形成するマークの長さ及び2つのマークの間のスペースの長さとして情報信号を記録する複数の情報層を備えた光記録媒体の記録装置であって、

記録する情報層が前記複数の情報層のうちのいずれであるかを検出する層検出回路と、

形成しようとするマークの始端位置に一定幅の始端パルスが発生し、前記マークの中間部に中間パルスが発生し、前記マークの後端位置に一定幅の後端パルスが発生する基本パルス発生部と、

25 前記マークの長さを検出する記録マーク検出回路と、前記マークの直前のスペースの長さを検出する前スペース検出回路と、前記マークの直後のマークの長さを検出する後マーク検出回路と、前記マークの直後のスペースの長さを検出する後スペース検出回路とからなるデータ長検出部と、

WO 02/29791

PCT/JP01/08690

36

前記記録マーク検出回路、前記前スペース検出回路、及び前記層検出回路の出力信号から前記始端パルスの遅延量を設定し、遅延始端パルスを発生する始端パルス遅延回路と、前記記録マーク検出回路、前記後スペース検出回路、及び前記層検出回路の出力信号から後端パルスの遅延量を設定し、遅延後端パルスを発生する後端パルス遅延回路とからなるタイミング制御部と、

前記遅延始端パルスの信号と、前記中間パルスの信号と、前記遅延後端パルスの信号とを合成した記録パルスを形成するパルス合成部と、

前記記録パルスを元に光ビームの強度を変調するレーザ駆動部とを備えたことを特徴とする光記録媒体の記録装置。

26. 記録する情報層に対して光源側に位置する上部情報層の記録状態を検出する記録識別回路と、

前記記録マーク検出回路、前記前スペース検出回路、前記層検出回路、及び前記記録識別回路の出力信号から前記始端パルスの遅延量を設定し、遅延始端パルスを発生する始端パルス遅延回路と、

前記記録マーク検出回路、前記後スペース検出回路、前記層検出回路、及び前記記録識別回路の出力信号から前記後端パルスの遅延量を設定し、遅延後端パルスを発生する後端パルス遅延回路とからなるタイミング制御部とをさらに備えたことを特徴とする請求項25に記載の光記録媒体の記録装置。

27. 前記層検出回路の識別結果に従って、前記管理領域に記載されている始端開始情報及び後端開始情報の中から、始端パルスの遅延量及び後端パルスの遅延量を選択する選択手段をさらに備えたことを特徴とする請求項25に記載の光記録媒体の記録装置。

28. 前記記録識別回路の識別結果に従って、前記管理領域に記載されている始端開始情報及び後端開始情報の中から、始端パルスの遅延量、及び後端パルスの遅延量を選択する選択手段をさらに備えたことを特徴とする請求項26に記載の光記録媒体の記録装置。

29. 記録を行う情報層の反射光量を検出する反射光量検出手段をさらに備え、前記反射光量検出手段によって得られる検出結果に応じて始端パルスの遅延量、及び後端パルスの遅延量を決定することを特徴とする請求項25に記載の光記録

WO 02/29791

PCT/JP01/08690

37

媒体の記録装置。

30. 前記層検出回路が、情報層を識別する層識別子を検出するものであることを特徴とする請求項27に記載の光記録媒体の記録装置。

5 31. 前記記録識別回路は、情報層が記録状態であるか未記録状態であるかを識別する記録識別子を検出するものであることを特徴とする請求項28に記載の光記録媒体の記録装置。

32. 光を情報層に照射して形成するマークの長さ及び2つのマークの間のスペースの長さとして情報信号を記録する複数の情報層を備えた光記録媒体の記録装置であって、

10 記録する情報層が複数の情報層のうちのいずれであるかを検出する層検出手段と、

記録する情報層の位置、前記マークの長さ、及び前記マークの直前のスペースの長さに対応した始端パルスの遅延量の最適値を決定する始端学習手段と、

15 記録する情報層の位置、前記マークの長さ、及び記録マークの直後のスペースの長さに対応した後端パルスの遅延量の最適値を決定する後端学習手段とを備えたことを特徴とする光記録媒体の記録装置。

33. 前記複数の情報層のうち、少なくとも2つの情報層を選択して始端学習手段と後端学習手段とを動作させて、

20 他の情報層の記録開始位置の最適値及び記録終了位置の最適値は、前記始端学習手段と前記後端学習手段の動作結果より演算する演算手段を備えたことを特徴とする請求項32に記載の光記録媒体の記録装置。

34. 前記始端学習手段及び前記後端学習手段によって得られるそれぞれの学習結果情報を光記録媒体上に記録する学習結果記録手段をさらに備えることを特徴とする請求項32に記載の光記録媒体の記録装置。

25 35. 前記始端学習手段及び前記後端学習手段は、前記管理領域に記載された始端記録情報及び後端記録情報を初期値として用いることを特徴とする請求項33に記載の光記録媒体の記録装置。

36. 前記始端学習手段、及び前記後端学習手段は、さらに各情報層の記録・未記録の状態の変化を検知した場合に対応して動作することを特徴とする請求項3

WO 02/29791

PCT/JP01/08690

38

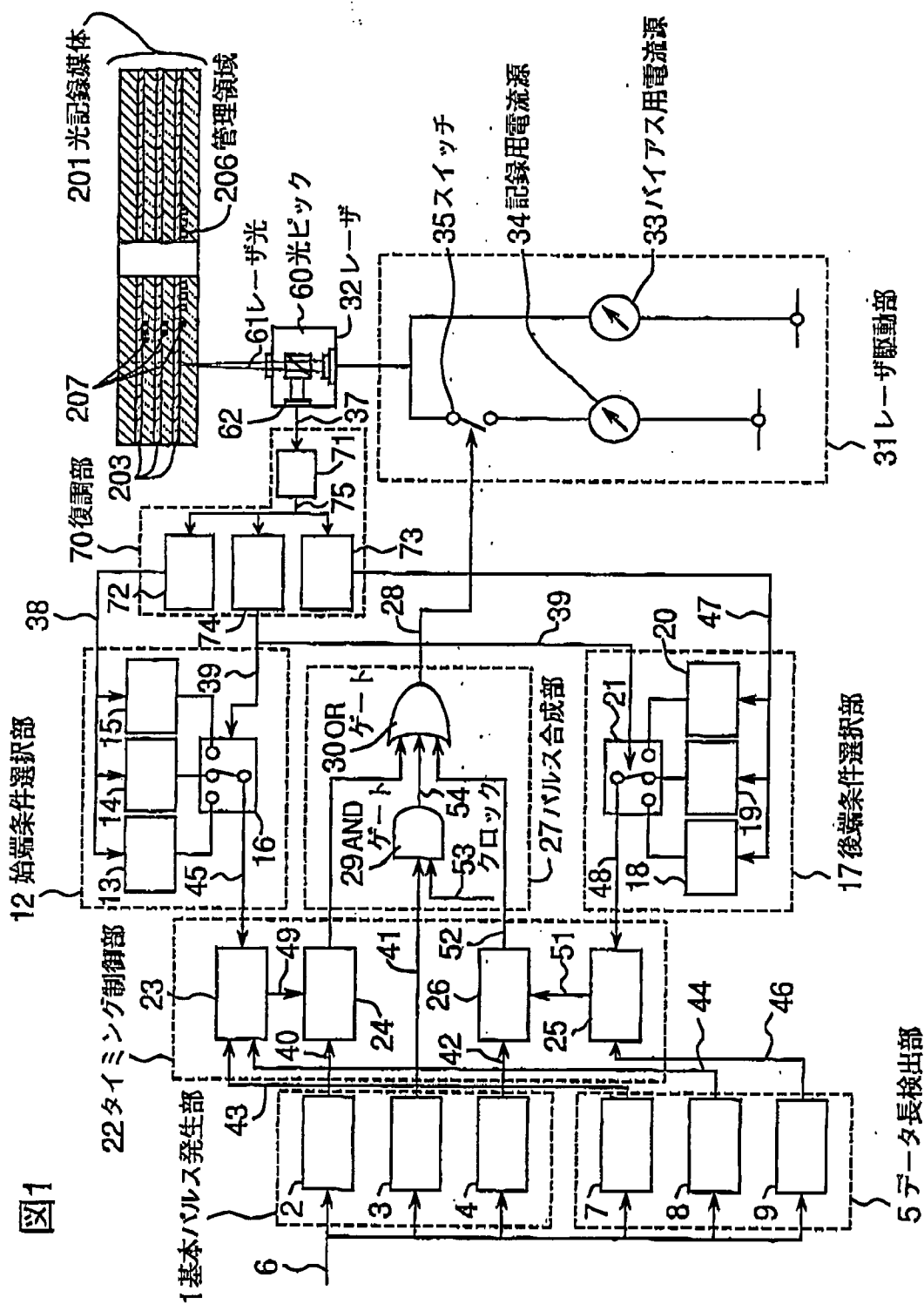
3 記載の光記録媒体の記録装置。

3 7. 前記始端学習手段及び前記後端学習手段は、記録する情報層の反射光量の変化を検知した場合に対応して動作することを特徴とする請求項 3 3 に記載の光記録媒体の記録装置。

WO 02/29791

PCT/JP01/08690

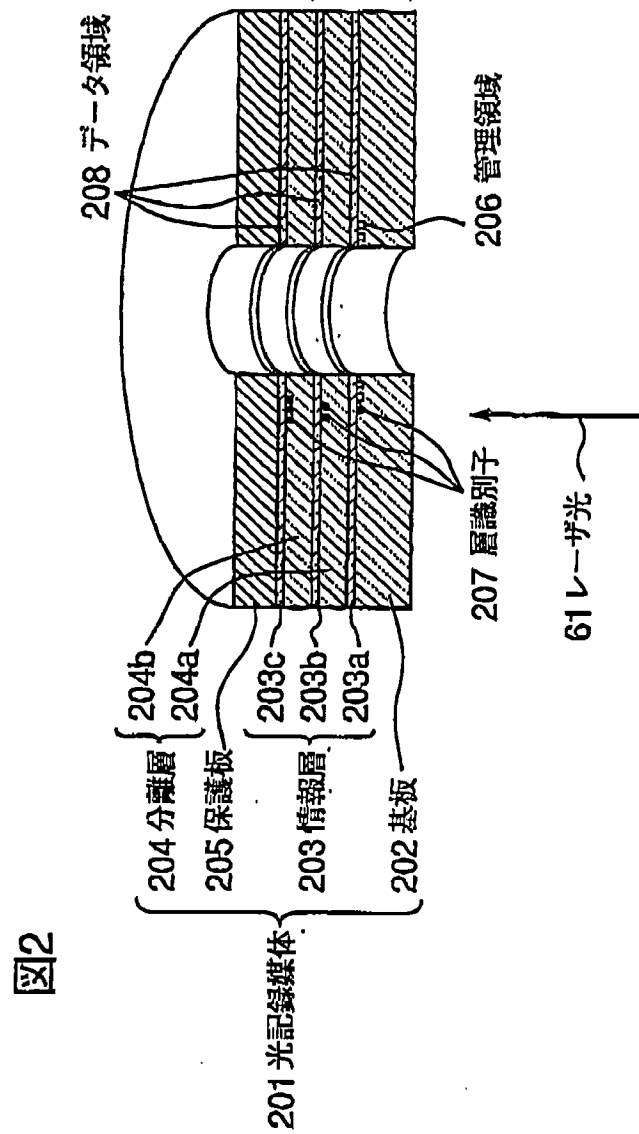
1/11



WO 02/29791

PCT/JP01/08690

2/11

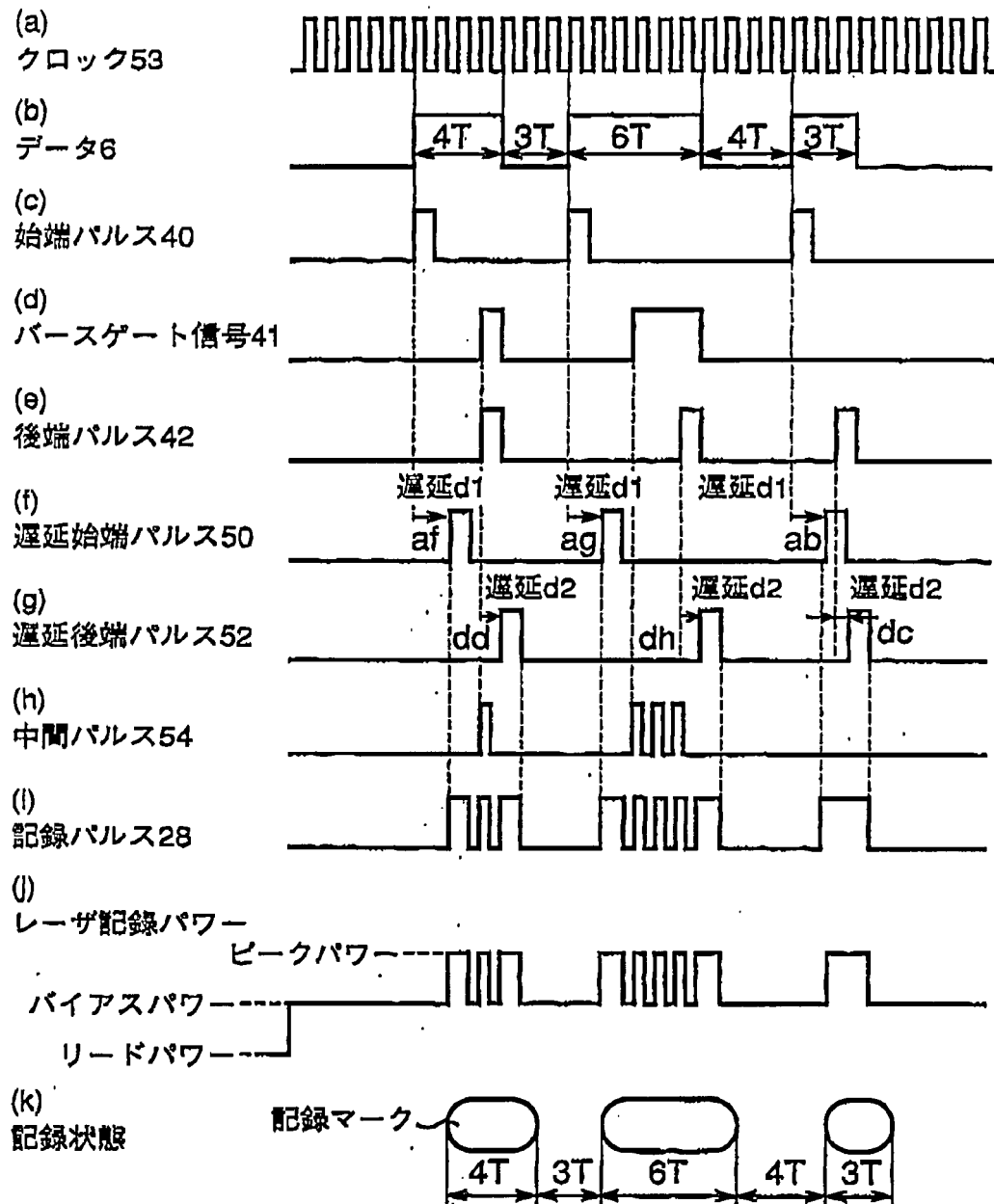


WO 02/29791

PCT/JP01/08690

3/11

図3



WO 02/29791

PCT/JP01/08690

4/11

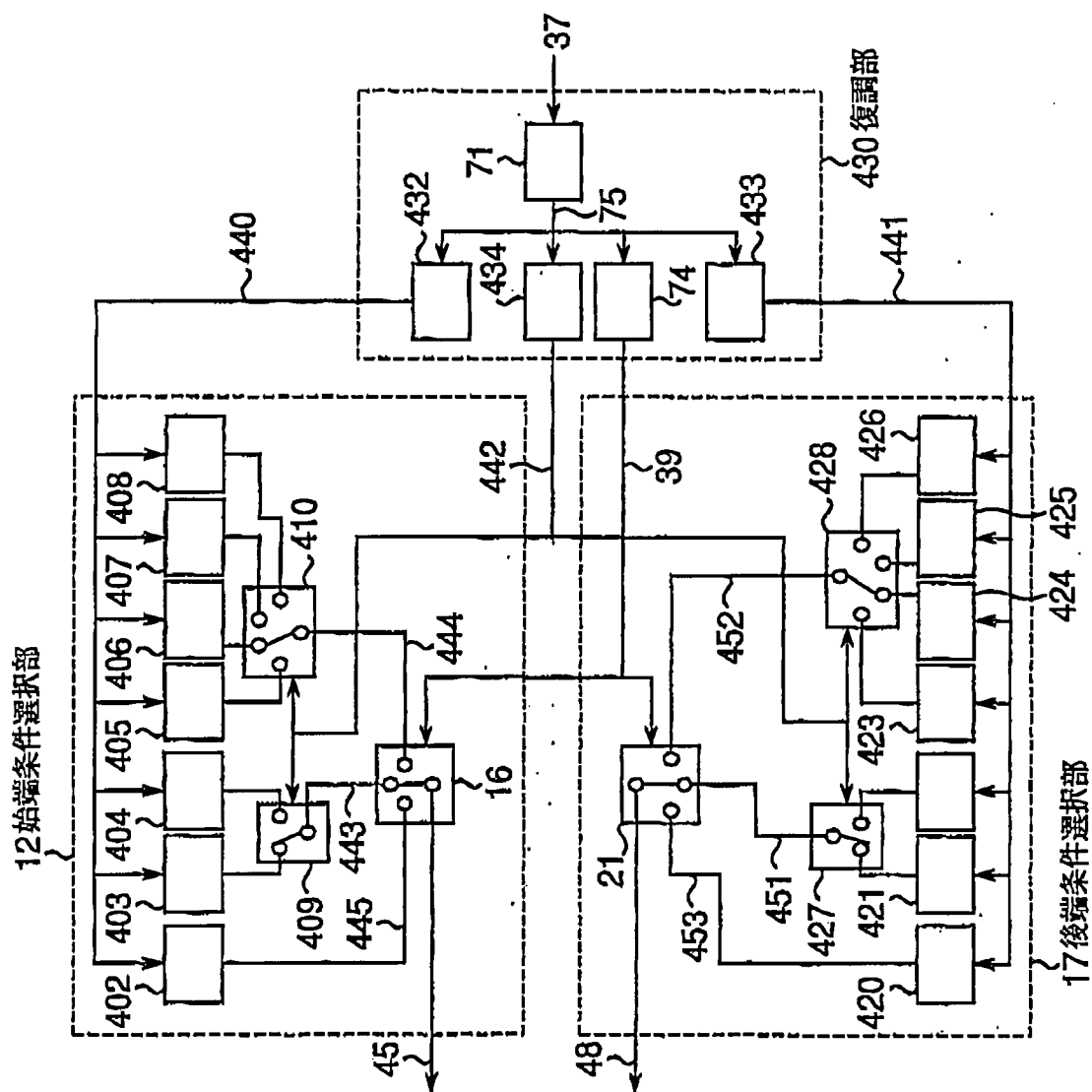
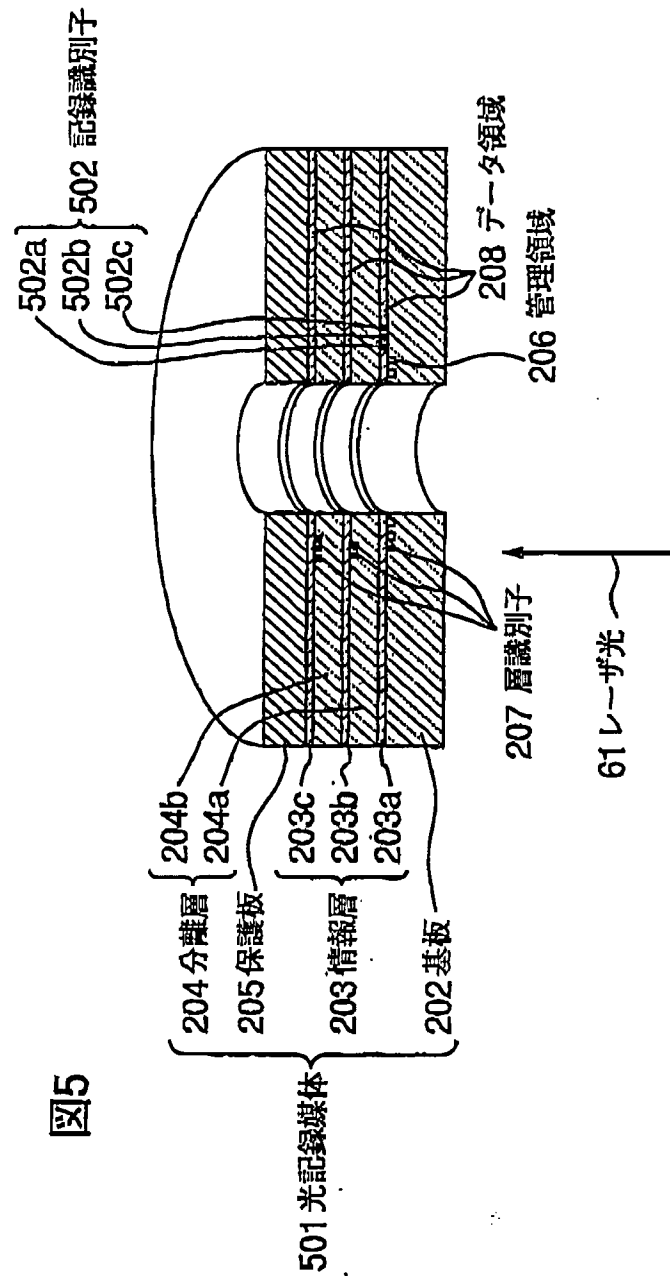


図4

WO 02/29791

PCT/JP01/08690

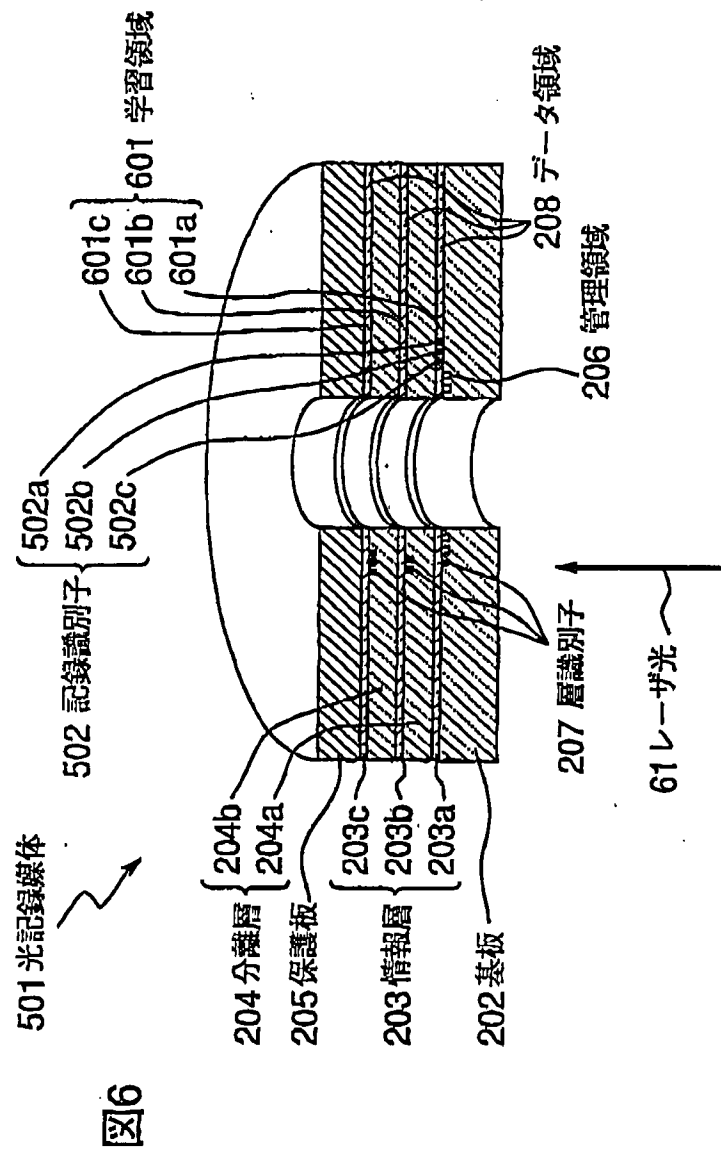
5/11



WO 02/29791

PCT/JP01/08690

6/11

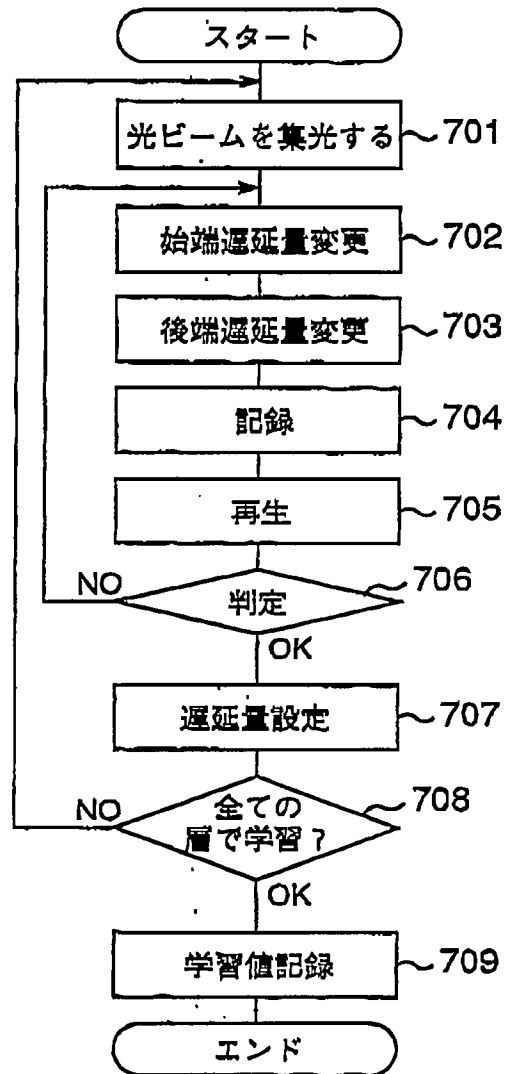


WO 02/29791

PCT/JP01/08690

7/11

図7

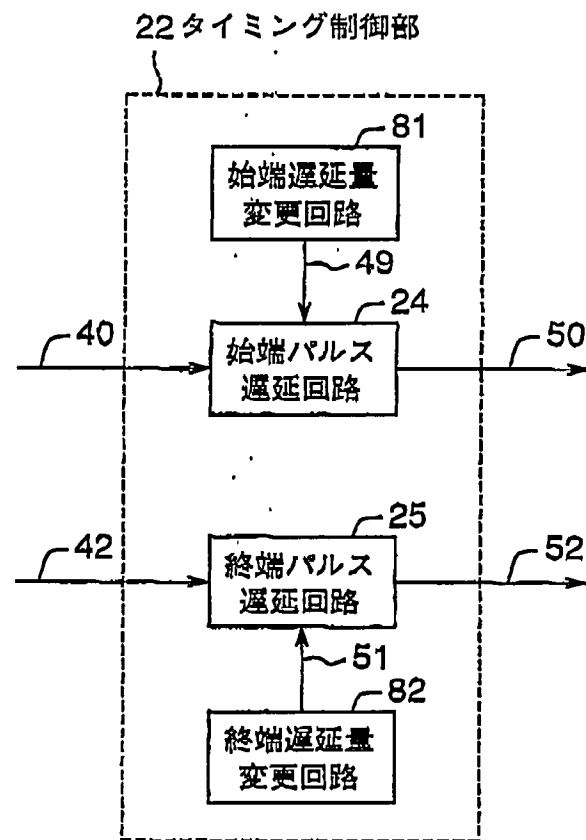


WO 02/29791

PCT/IP01/08690

8/11

図8

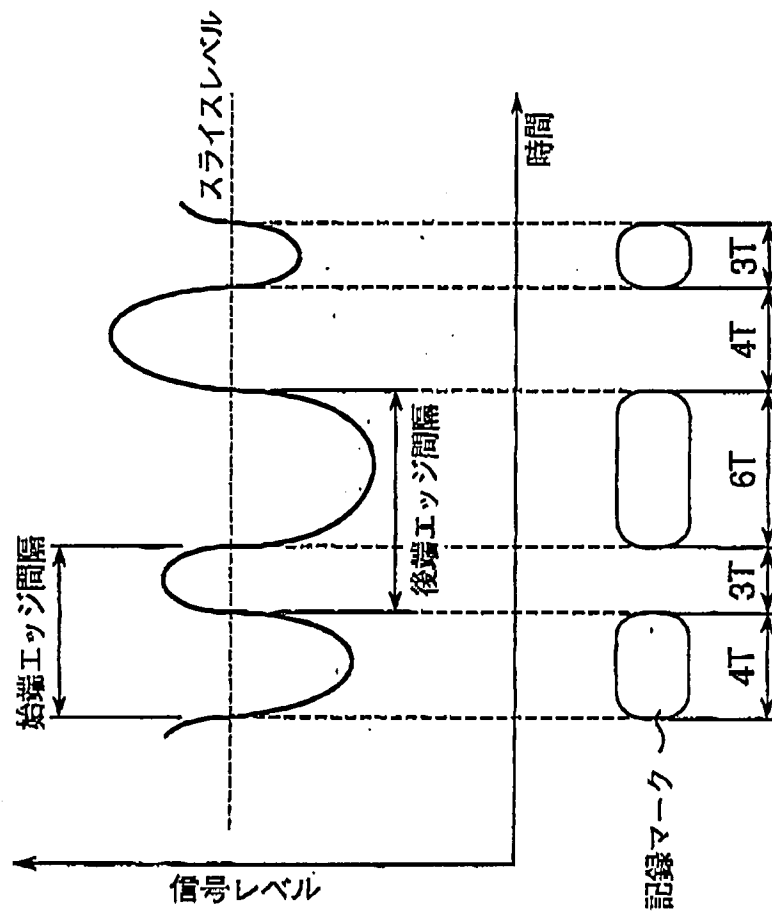


WO 02/29791

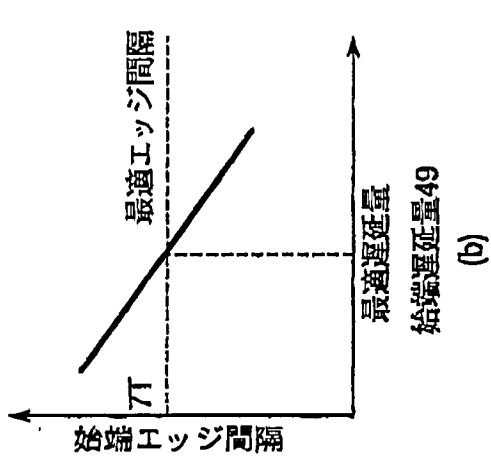
PCT/JP01/08690

9/11

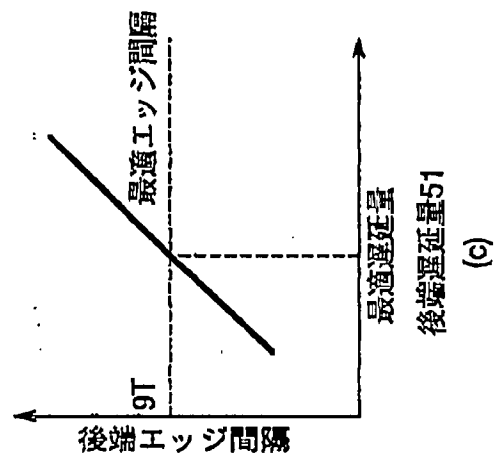
図9



(a)



(b)



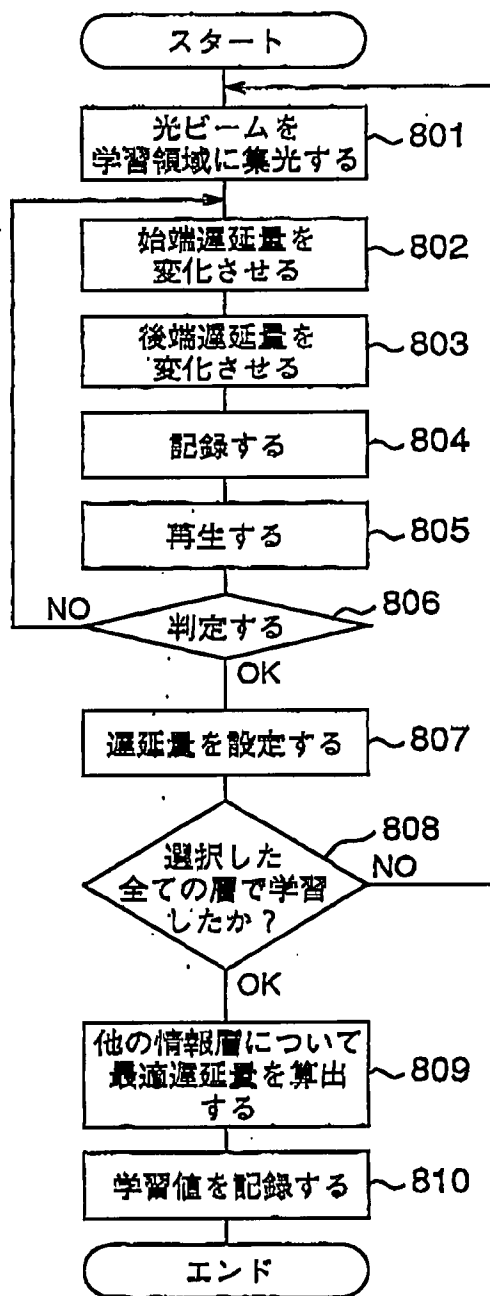
(c)

WO 02/29791

PCT/JP01/08690

10/11

図10



WO 02/29791

PCT/JP01/08690

11/11

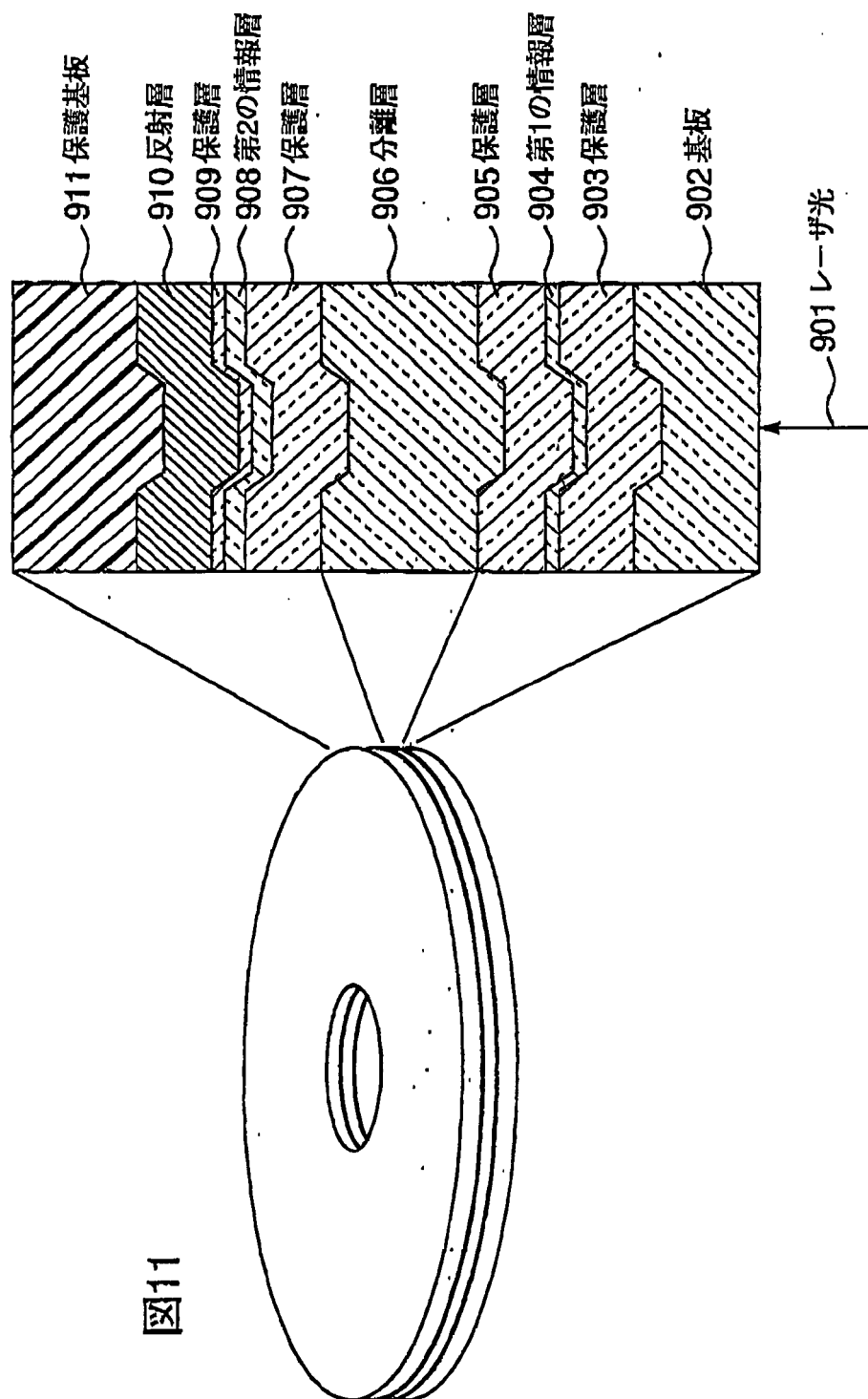


図11

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP01/08690

A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl.⁷ G11B7/007, G11B7/0045, G11B7/24

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl.⁷ G11B7/00-7/013, G11B7/24

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Toroku Jitsuyo Shinan Koho	1994-2001
Kokai Jitsuyo Shinan Koho	1971-2001	Jitsuyo Shinan Toroku Koho	1996-2001

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	JP 11-3550 A (Nikon Corporation), 06 January, 1999 (06.01.99), Full text (Family: none)	1-37
Y	WO 97/14143 A1 (Matsushita Electric Ind. Co., Ltd.), 17 April, 1997 (17.04.97), Full text & US 5745467 A EP 797193 A1	1-37
Y	EP 517490 A2 (IBM), 09 December, 1992 (09.12.92), Full text & JP 5-151644 A & US 5255262 A	4-6, 30
P, Y	JP 2000-293947 A (Matsushita Electric Ind. Co., Ltd.), 20 October, 2000 (20.10.00), Full text (Family: none)	7, 8, 15-17, 31

☒ Further documents are listed in the continuation of Box C.☐ See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier document but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"Z" document member of the same patent family

Date of the actual completion of the international search
18 December, 2001 (18.12.01)Date of mailing of the international search report
15 January, 2002 (15.01.02)Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP01/08690

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	EP 984441 A1 (Matsushita Electric Ind. Co., Ltd.), 08 March, 2000 (08.03.00), Full text & US 6188656 B1 & JP 2000-231719 A & WO 00/16322 A1	1-37
A	US 5756265 A (Matsushita Electric Ind. Co., Ltd.), 26 May, 1998 (26.05.98), Full text & JP 9-54989 A	1-37

国際調査報告		国際出願番号 PCT/JP01/08690	
A. 発明の属する分野の分類 (国際特許分類 (IPC))			
Int. Cl ⁷ G11B7/007, G11B7/0045, G11B7/24			
B. 調査を行った分野			
調査を行った最小限資料 (国際特許分類 (IPC))			
Int. Cl ⁷ G11B7/00-7/013, G11B7/24			
最小限資料以外の資料で調査を行った分野に含まれるもの			
日本国実用新案公報 1922-1996年			
日本国公開実用新案公報 1971-2001年			
日本国登録実用新案公報 1994-2001年			
日本国実用新案登録公報 1996-2001年			
国際調査で利用した電子データベース (データベースの名称、調査に利用した用紙)			
C. 関連すると認められる文献			
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号	
Y	JP 11-3550 A (株式会社ニコン) 6. 1月. 1999 (06. 01. 99) 全文 (ファミリーなし)	1-37	
Y	WO 97/14143 A1 (松下電器産業株式会社) 17. 4月. 1997 (17. 04. 97) 全文 & US 5745467 A & EP 797193 A1	1-37	
<input checked="" type="checkbox"/> C欄の続きにも文献が列挙されている。 <input type="checkbox"/> パテントファミリーに関する別紙を参照。			
* 引用文献のカテゴリー 「A」 特に関連のある文献ではなく、一般的技術水準を示すもの 「E」 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの 「L」 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す) 「O」 口頭による開示、使用、展示等に関する文献 「P」 国際出願日前で、かつ優先権の主張の基礎となる出願			
の日の後に公表された文献 「T」 国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの 「X」 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの 「Y」 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの 「&」 同一パテントファミリー文献			
国際調査を完了した日		国際調査報告の発送日	
18. 12. 01		15.01.02	
国際調査機関の名称及びあて先		特許庁審査官 (権限のある職員)	
日本国特許庁 (ISA/JP)		殿川 雅也	
郵便番号100-8916		5D 9648	
東京都千代田区霞が関三丁目4番3号		電話番号 03-3581-1101 内線 3550	

国際調査報告

国際出願番号 PCT/JP01/08690

C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y	EP 517490 A2 (IBM) 9. 12月. 1992 (09. 12. 92) 全文 & JP 5-151644 A & US 5255262 A	4-6, 30
P, Y	JP 2000-293947 A (松下電器産業株式会社) 20. 10月. 2000 (20. 10. 00) 全文 (ファミリーなし)	7, 8, 15-17, 31
Y	EP 984441 A1 (MATSUSHITA ELECTRIC IND CO LTD) 8. 3月. 2000 (08. 03. 00) 全文 & US 6188656 B1 & JP 2000-231719 A & WO 00/16322 A1	1-37
A	US 5756265 A (MATSUSHITA ELECTRIC IND CO LTD) 26. 5月. 1998 (26. 05. 98) 全文 & JP 9-54989 A	1-37